



# 集積回路システム工学 補足資料

回路システム設計は誰が行うのか？

シミュレータが行うのではない

設計者が行う

小林春夫

群馬大学大学院理工学府 電子情報部門

koba@gunma-u.ac.jp

# Spice Monkeyになってはならない

---



Simulatorは設計するためのツールではない！

Simulatorは設計値を確認するためのツール

理論上こうなるはずだ！と自分で設計したを  
 Simulatorを使って確認する.

# 回路解析の重要性



1) 解析と手計算で、ロングドライブ



2) 数値解析 (MATLAB, Verilog-A) で1パット圏内へ



3) 回路シミュレーションでは軽々カップイン



**パター(回路シミュレーション)だけで好スコアが残せますか？**

# 直感 アナログ

問題



Asad Abidi氏

アナログは

「アート」で

「クラフト」だ！

知識

活動的

エネルギー

解決

経験

設計

成果

直感

エネルギー

挫折

人

感性