

2010年6月15日

# 確率的タイムデジタイザの極意

伊藤聡志 小林春夫  
群馬大学 電気電子工学専攻

# CMOS微細化による特性ばらつき

---

ランダムばらつき(敵)



タイムデジタイザ回路の  
非線形性

# 特性ばらつきを積極的利用

相手の駒を取って  
味方にする

「敵を味方にする」

ランダムばらつき(味方)



高時間分解能  
タイムデジタイザ回路の実現