

# 高時間分解能・高線形タイムデジタイザ・アーキテクチャ

群馬大学 研究代表者 小林春夫  
発表者 伊藤聡志

確率的TDC  
DFF ランダムオフセット  
積極利用



高時間分解能

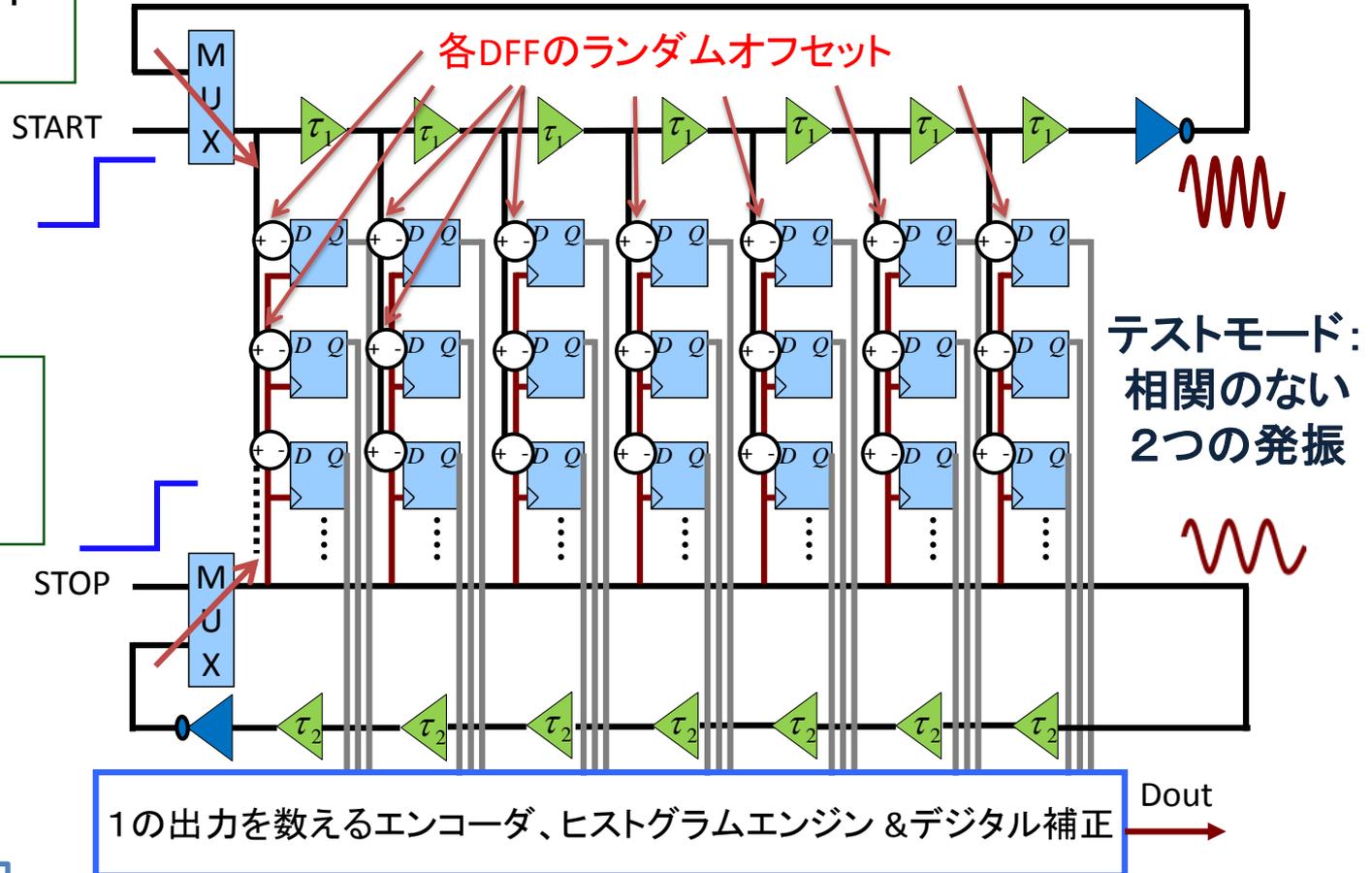
2つの発振での  
ヒストグラムで  
TDC非線形性を算出

デジタル  
補正



高線形性

全てデジタル



各DFFのランダムオフセット

テストモード:  
相関のない  
2つの発振

1の出力を数えるエンコーダ、ヒストグラムエンジン & デジタル補正 Dout