



特許証
(CERTIFICATE OF PATENT)

特許第5070571号
(PATENT NUMBER)

発明の名称
(TITLE OF THE INVENTION)

アナログデジタル変換装置、アナログデジタル
変換方法、制御装置及びプログラム

特許権者
(PATENTEE)

東京都練馬区旭町1丁目32番1号

株式会社アドバンテスト

群馬県前橋市荒牧町四丁目2番地

国立大学法人群馬大学

発明者
(INVENTOR)

浅見 幸司
小林 春夫

その他別紙記載

出願番号
(APPLICATION NUMBER)

特願2007-338228

出願日
(FILING DATE)

平成19年12月27日(December 27, 2007)

登録日
(REGISTRATION DATE)

平成24年 8月31日(August 31, 2012)

この発明は、特許するものと確定し、特許原簿に登録されたことを証する。
(THIS IS TO CERTIFY THAT THE PATENT IS REGISTERED ON THE REGISTER OF THE JAPAN PATENT OFFICE.)

平成24年 8月31日(August 31, 2012)

特許庁長官
(COMMISSIONER, JAPAN PATENT OFFICE)

岩井良行



特許証

(CERTIFICATE OF PATENT)

(続葉 1)

特許第5070571号 (PATENT NUMBER)

特願2007-338228 (APPLICATION NUMBER)

發明者
(INVENTOR)

田浦 哲也
鈴木 孝秀
宮島 広行

[以下余白]