

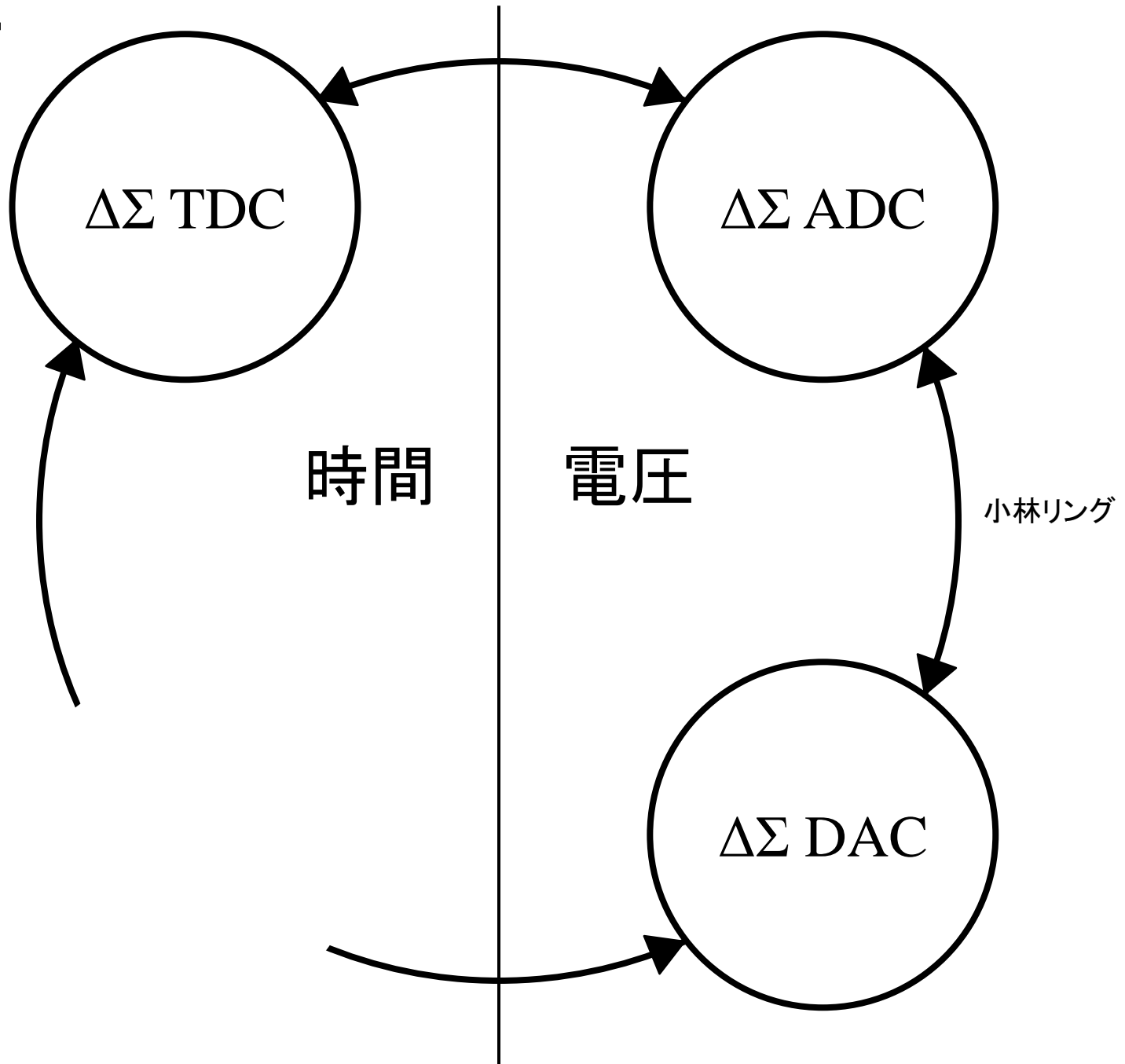


デルタシグマ型 デジタル時間変換回路の検討

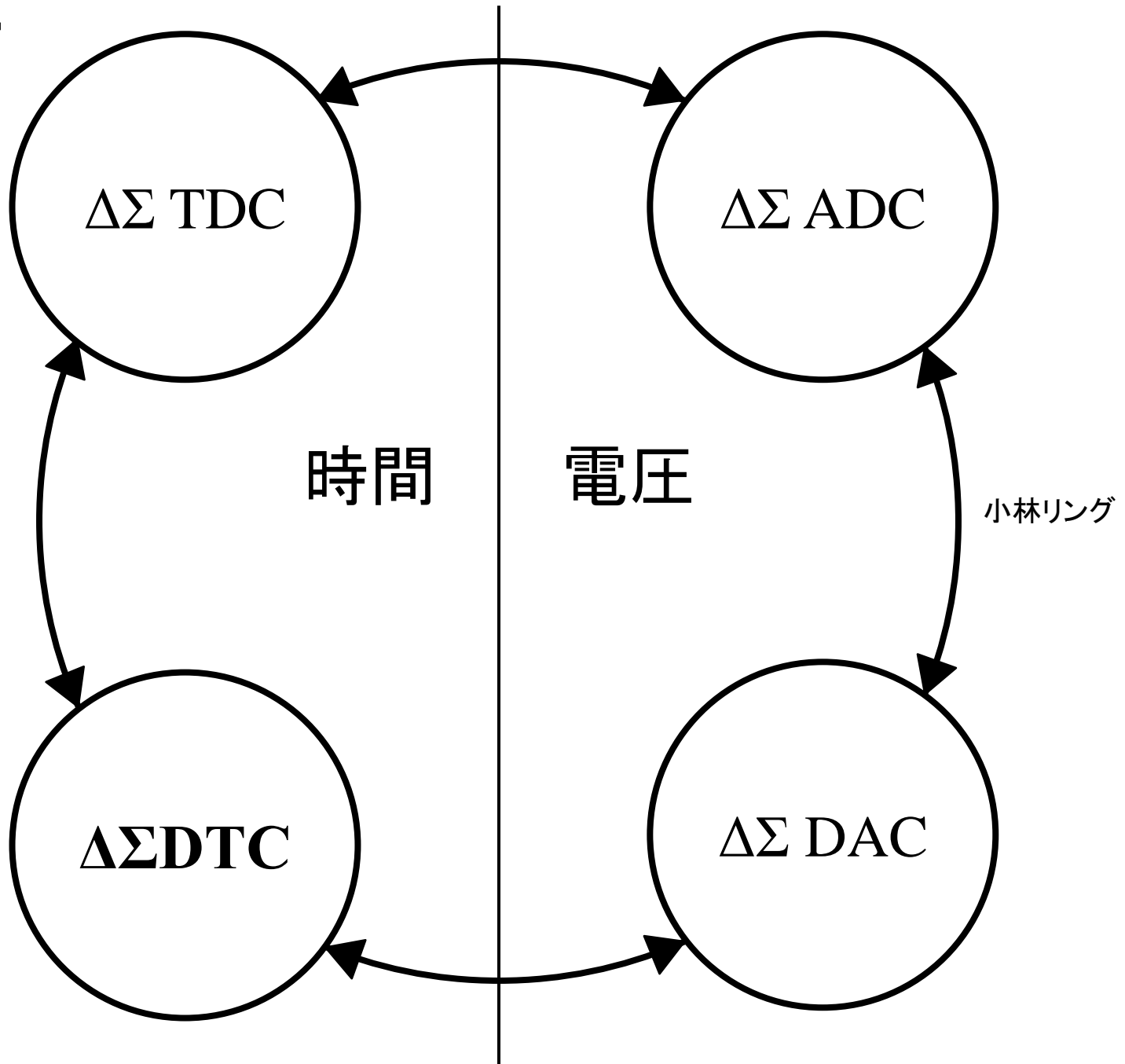
¹Khatami S.Ramin

¹小林研究室

背景



背景



まとめ

低コスト

実装の単純

高精度

時間信号処理技術で $\Delta\Sigma$ DTCの夢が広がる

■ 今度の課題

- さらに回路構成を改善する
- 実際回路レベルシミュレーション

終了

小林先生ありがとうございました
ご清聴有り難う御座います

非常感謝

Thank You Very Much

خیلی ممنون

Muchas gracias

Mercie beaucoup.

Большое спасибо.

Vielen Danken