

ICDV2013

Takayuki Negishi, Naoki Arai, Nobukazu Takai, Masato Kato, Hiroaki Seki, Sumit Kumar Biswas and Haruo Kobayashi
“Automatic Synthesis of Comparator Circuit Using Genetic Algorithm,”
The 4th IEICE International Conference on Integrated Circuits Design and Verification, Ho Chi Minh City, Vietnam
(Nov. 15-16, 2013).

質疑応答&写真

高井研M1 根岸孝行

Q.同時にいくつかの性能を
算出しているのか？

A. 1度の解析で応答時間, 出力電圧電位差, 消費電流を算出しています。

Q. 性能間のトレードオフについての 対策

- A. すべての性能が目標を達成出来るように、評価値計算式を2種類用意して、評価値が目標値を超えたら、評価値の増加を緩やかにする。

そうする事で、全ての性能指標の目標を達成することができるはず。

Q. That the design need to know
what is basic circuit and your simulation
will optimize the parameters.

Q. このプログラムは初期回路を知っておく必要がある。

Q. トポロジーは変更してるの？

A. (トポロジー変更が伝わってなかった。)

Q. 初期回路はどのように設計した？

自分で設計した。参考書を参考にして作成した。

まとめ

本研究の内容を初見で理解するのは困難である可能性があり、質問者に深い質問をされることはないように感じた。

しかし、質問の英語を聞き取れなかった事は今後の課題であり、英語の会話勉強に一層の力を入れなければならないと痛感した。

AM QUANG

International Conference on
Circuits, Design, and
(ICDV 2013)

Chi Minh city, November 15-

Organized by

Technical
and Devices

/Fin



Automatic Synthesis of Comparator Circuit Using Genetic Algorithm

Takayuki NEGISHI, Naoki ARAI, Nobukazu TAKAI,
Masato KATO, Hiroaki SEKI, Sumit Kumar BISWAS and Haruo KOBAYASHI

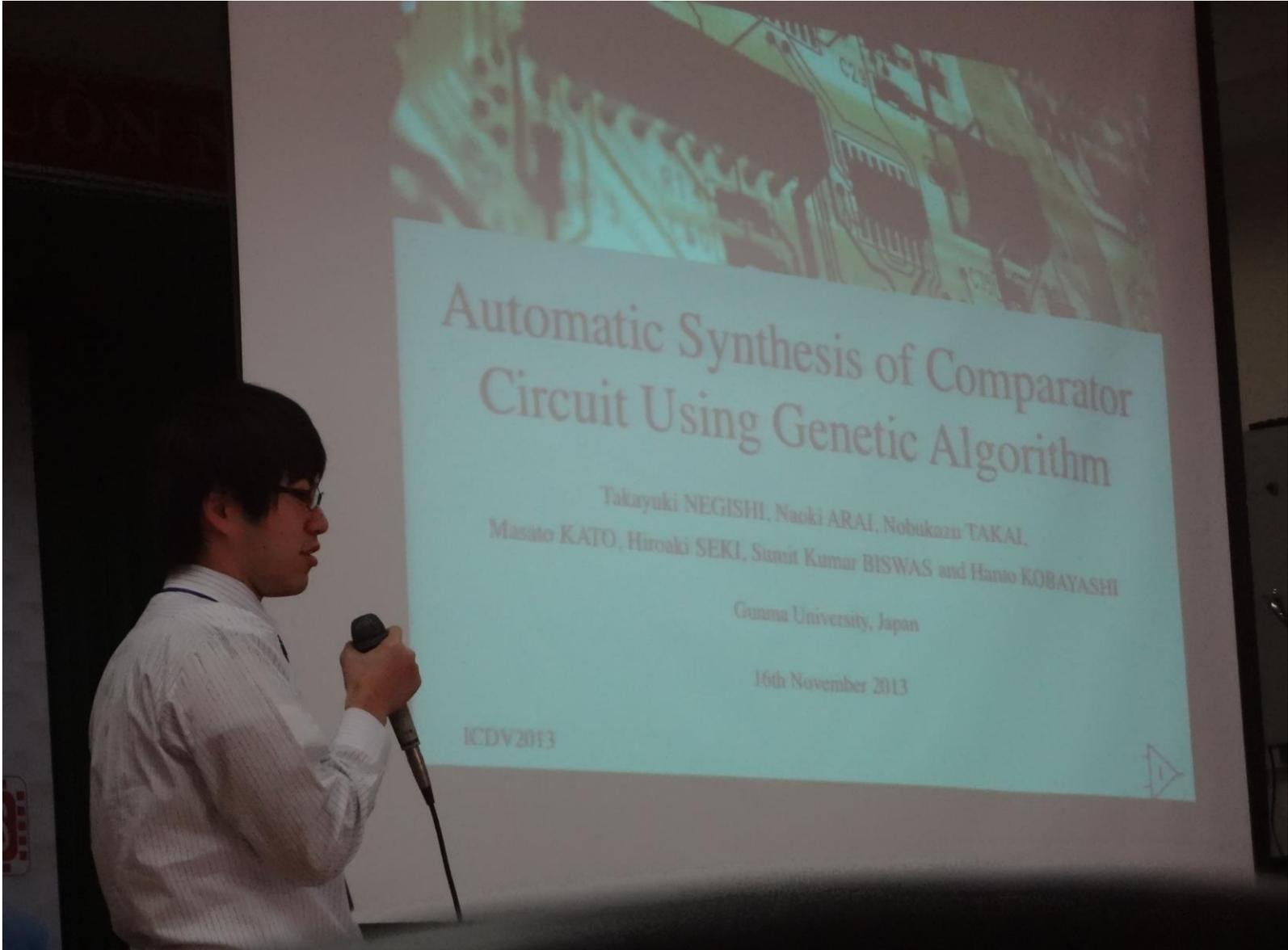
Gunma University, Japan

16th November 2013

ICDV2013

ĐOÀN
TẬP
QUY
THÀNH

ĐẠI HỌC
LỘC GIÀ
HỒ CHÍ MINH



Automatic Synthesis of Comparator Circuit Using Genetic Algorithm

Takayuki NEGISHI, Naoki ARAI, Nobukazu TAKAI,
Masato KATO, Hiroaki SEKI, Sumit Kumar BISWAS and Haruo KOBAYASHI

Gunma University, Japan

16th November 2013

ICDV2013



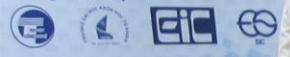


QUANG VINH MUON

International Conference on
Tests, Design, and Verification
(ICDV 2013)

h city, November 15-16, 2013

Organized by



cially co-Sponsored and co-Contributed



VIỆN NGHIÊN CỨU VÀ PHÁT TRIỂN
CÔNG NGHỆ THÔNG TIN VÀ
CÔNG NGHỆ ĐO LƯỜNG VÀ KIỂM
KIỂM CHẤT LƯỢNG
TRƯỜNG ĐẠI HỌC
SỞ GDT