



企業が必要とする技術者の姿とは？

SONY(株) SONY Fellow 主幹技術士 SSNC CTO室 統括部長 萩原 良昭 氏

2005年度から客員教授に就任するにあたり、長年エレクトロニクス業界に勤務する一人の技術者として「企業が必要とする技術者とは」なにかについていろいろお話ししたいです。

企業が技術者にとって楽園であるためには、また企業が人間社会へ貢献し続けるには、どういう技術者がこれから必要になるか。企業が必要とする、企業のための、企業人とは？社会が必要とする、社会のための、企業人とは？そんな中で、長年の企業生活で一貫して技術者として企業に勤務し、感じ、観察してきたことを、いろいろな技術の視点で、事例をもとに、具体的にお話ししたいです。そして、聴講者からも積極的に、「企業が必要とする技術者」のあるべき姿に関して、ご意見FEEDBACKをいただけたら幸いです。2005年度は5回の講義を予定しております。まず下記の課題で1回目の講義内容とさせていただきます。

HOME エンタテインメントのための半導体技術 「電子の目の技術動向とその最前線」

- (1) はじめに
- (2) CCD&MOS Imagerのデバイスの
今までの開発の経過
- (3) 最近の 高速化&高周波数化
および LOW POWERなどの技術動向
- (4) 市場&技術ニーズ、ロードマップ
および ベンチマーク戦略
- (5) HOME ELECTRONICSの展望
および DISCUSSIN&意見交換)
- (6) おわりに

取り扱う具体的な技術テーマは毎回ちがいますが、

一貫して、こだわりをもって、共通THEMEを「企業が必要とする技術者の姿とは？」とし、みなさんのINPUT&FEEDBACKをふまえて、2回3回の講義内容を用意し展開していきたいと希望しています。そして聴講されるみなさんにとって有益な内容にしたいと、いろいろご意見ご提案のご協力を積極的にお願ひもうしあげます。

講師略歴 (BIO) : Yoshiaki Daimon Hagiwara is Sony Fellow, currently serving as a senior general manager of the CTO Office of Semiconductor Solutions Network Company within the Sony Corporation, where he is responsible for the business and technological development of semiconductor chipsets. He has served as the Far East Technical Program Chair for ISSCC2003 and ISSCC2004, and is currently as an ISSCC2005 Executive Committee member of the Far East Representative for Technology Direction. He also served as the general chair of the IEEE International Conference on Microelectronic Test Structures 2004 in Kobe Japan. He is an IEEE fellow, currently serving also as an operational committee member of IEEE CoolChip Workshop and also IEEE Computer Element Vail Workshop. He joined Sony Tokyo, in February 1975 and worked as a pioneering engineer of the charge-coupled device imagers and its video system. He managed the 4M bit static random access memory projects in the late 1980s, and then 16-bit and 32-bit microcomputer unit chipsets for consumer applications in the 1990s. His interests lies in the areas of digital and linear integrated circuit designs, physics of microelectronics, and artificial intelligence. Mr.Hagiwara received his PhD in 1975 from CalTech, Pasadena California, also served as a Visiting Professor at Applied Physics and Electrical Engineering Departments, CalTech from 1998 to 1999. He is IEEE fellow since 2001 and Sony Fellow since 2004.