

第79回FTC研究会(2018年7月19日~21)

7月19日(木)

15:00- 受付

16:00-16:10 オープニング

セッション1 信号・無線通信

16:10-16:50 アナログ/ミクストシグナルIC試験用マルチトーン信号の検討

○柴崎有祈子, 浅見幸司, 桑名杏奈, 杜遠洋, 八田朱美 (群馬大), 久保和良 (小山高専) 小林春夫 (群馬大)

16:50-17:30 パワーエレクトロニクス用無線データ転送に関する検討

○横山慎悟, 大原衛 (首都大), 新井雅之 (日本大), 福本聡 (首都大)

18:30- 夕食

7月20日(金)

セッション2 回路・テスト技法

9:00-9:40 積分型時間デジタイザ回路と黄金比サンプリングの提案

○佐々木優斗, 小林春夫 (群馬大)

9:40-10:20 Interactive Logic Diagnosis of Unpredicted Defects in Logic Circuits

○Stefan Holst (Kyushu Institute of Technology)

10:20-10:40 休憩

セッション3 解析・評価

10:40-11:20 機械学習によるLSIテスト研究分野の文献解析の試み(その2)

○加藤健太郎

11:20-12:00 オンラインでの協調タスク割当てアルゴリズムの設計と性能評価

○水原涼太, 酒井和哉, 福本聡 (首都大)

12:00-13:00 昼食

セッション4 回路設計

13:00-13:40 メモリベースド・リコンフィギャラブルロジックデバイスの経路合成の検討

○佐藤正幸, 大原衛, 岡部忠, 勝満徳, 藤田昌宏 (群馬大)

13:40-14:20 ミニマルファブ：半導体デバイス開発・製造に革命
～非クリーンルームでマイシリコンを1個から製造、最短1日で入手～
○亀山修一（ミニマルファブ推進機構）

14:20-14:40 休憩

セッション5 特別講演

14:40-15:40 国際会議報告：VTS2018

○畠山一実（群馬大）

15:40-15:50 小休憩

セッション6 招待講演

15:50-16:50 組合せ最適化問題としてのテストセット最小化問題

○松永裕介（九州大）

16:50-17:10 事務連絡

18:00- 夕食

7月21日（土）

セッション7 ATPG 関連技法

9:00-9:40 遅延故障検査容易化設計を用いた複数経路同時検査時の ATPG パターンの有効性について

○佐藤聡観，四柳浩之，橋爪正樹（徳島大）

9:40-10:20 Constraint-based Pattern Retargeting for Reducing Localized Power Activity during Testi

○Harshad Dhotre（Universität Bremen）

10:20-11:00 キャプチャセーフテストベクトルの故障伝搬経路を模倣した低消費電力指向ドントケア判定法

○三澤健一郎，山崎紘史，細川利典（日本大），吉村正義（京産大）

11:00-11:10 クロージング

（最終日の昼食提供はありません）