



ICSICT2018

参加報告書

群馬大学大学院 理工学府 理工学専攻
電子情報・数理教育プログラム
小林研究室 修士1年 町田恒介

1. 学会名称

2018 IEEE 14th International Conference on Solid-State and Integrated Circuit Technology

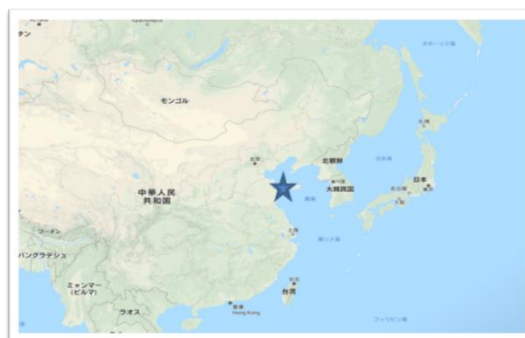
<http://www.icsict.com/>

2. 開催期間

2018年10月31日~11月3日

3. 開催地

Huangdao Sheraton Hotel, Qingdao, China



4. 発表論文(S56-2 が助成論文)

S31-2 RF Circuits and System IV 14:00~14:15

「Harmonic Suppression Technique of Magnetic Field Coupling Type
Wireless Power Transmission System Using ATAC Circuit」

Tomonori Yanagida¹, Kosuke Machida², Koji Asami¹, Yuki Endo¹, Haruo Kobayashi²

S56-2 Analog Circuit V 14:00~14:15

「Low-Distortion Signal Generation for Analog/Mixed-Signal IC Testing
Using Digital ATE Output Pin and BOST」

Kosuke Machida², Tomonori Yanagida¹, Koji Asami¹,
Masayuki Kawabata¹, Shohei Shibuya², Haruo Kobayashi²

(Advantest Corporation¹, Gunma University²)

5. 旅程

10月29日 成田空港(日本)~仁川国際空港(韓国)~青島国際空港(中国)
10月30日 ハイアール工場見学
10月31日 ICSICT2018 チュートリアル
11月1日 ICSICT2018 オープニング & Keynote
11月2日 ICSICT2018 発表その①
11月3日 ICSICT2018 発表その②
11月4日 青島国際空港(中国)~仁川国際空港(韓国)~成田空港(日本)

6. ICSICT2018 について

ICSICT2018 (2018 IEEE 14th International Conference on Solid-State and Integrated Circuit Technology) は次世代のハード技術や集積回路技術について発表する国際会議である。10月31日~11月3日にかけて開催され、今年で14回目の開催となる。提出された論文は全部で586件(招待論文が111件、通常論文475件)であり、通常論文の採択数は355件である(採択率:355/475, 75%)。プレゼンテーションはKeynote 8件、Oral 304件、Poster 154件である。会場は青島のシェラトンホテルで行われた。



オープニング会場 および Keynote 発表会場



会場となったシェラトンホテル

7. 学会参加報告

この度 ICSICT2018 に参加し、中国の青島で計7日間滞在した。成田空港から仁川国際空港、青島国際空港とフライトした。日本との時差は一時間で気温は低く風は冷たいが、日中は日差しが強いため体温調整が難しかった。青島はかつてドイツの占領下にあったこともあり、ドイツ風の建物が各所に存在し、観光名所にもなっている。有名な青島ビールもそんなドイツの名残の一つだ。様々な観光地の合間には超高層ビルがいくつも立ち並んでおり、日本に帰国した際は東京の街並みが小さく感じてしまうほどだった。

ICSICT2018 では11月2日、3日にそれぞれ発表を行った。発表は15分間の口頭発表で、スライド発表が12分、質問時間が3分であった。以前国際学会で発表した経験もあり、落ち着いて発表することができた。Q&Aではチェアの方から今後の研究について、いくつか質問を受けた。拙い英語ではあるものの何度が会話をすることで、こちらの考えを伝えることができた。

学会参加者の多くは北京大学などの有名大学の学生で、発表や研究のレベルの高さを感じた。会議の合間には中国の学生と話す機会もあり、自身の知っている英語を繋ぎながらの会話はとても貴重な国際経験になったと感じている。



発表を行う筆者



同じく参加した研究室メンバーとの写真(筆者は左から二番目)

8. 謝辭

今回、ICSICT2018に参加させていただきまして中国の雰囲気を感じることができました。今回このような発表の機会を用意していただいた小林春夫先生、研究指導いただきました浅見幸司様、川端雅之様、柳田朋則様、圓道祐樹様、旅のご支援いただきました石川信宣先生、ともに参加させていただきました桑名杏奈先生、松田順一先生、小堀康功先生、尹友先生、学生の皆さん、今回渡航に関し資金援助して頂きました電気学会に深く感謝申し上げます。

ICSICT 2018 Technical Program Overview

Date	Time	Room B	Room D	Room E	Room F	Room G	Room H	Room I	Room J
Oct.31 Wed.	9:00-12:15				Tutorial T-1, T-2				
	14:00-17:15				Tutorial T-3,T-4				
Nov.1, Thu.	8:30-10:30	Opening & Keynote Session 1 (Room A)							
	10:45-12:15	Keynote Session 2 (Room A)							
	13:30-15:30	S01 Advanced FinFET and Nanowire FET I	S02 RRAM I	S03 Low-Power and Steep Slope Switching Device I	S04 Device/Process Simulation & Modeling I	S05 Novel Process Technologies	S06 Advanced Front End Process & Technology	S07 RF Circuits and Systems I	S08 Processors & Signal Processing
	15:45-17:45	S09 Advanced FinFET and Nanowire FET II	S10 RRAM II	S11 Low-Power and Steep Slope Switching Device II	S12 Device/Process Simulation & Modeling II	S13 Ge related Device and Process	S14 Front End Reliability	S15 RF Circuits and Systems II	S16 SOC
	17:45-18:45	Poster Session I (P1)							
	19:00-21:00	Reception							
	8:30-10:00	Keynote Session 3 (Room A)							
	10:15-12:15	S17 Advanced Power Device and Reliability I	S18 MEMS Technology	S19 2D Device & Technology I	S20 Device/Process Simulation & Modeling III	S21 Novel Memory & Memory Reliability	S22 IOT (Circuits & System)	S23 RF Circuits and Systems III	S24 Analog Circuits I
Nov.2, Fri.	13:30-15:30	S25 Advanced Power Device and Reliability II	S26 Sensor I	S27 2D Device & Technology II	S28 AI (Process & Device) I	S29 Back-End Technology & Reliability	S30 Data Converter s I	S31 RF Circuits and Systems IV	S32 Analog Circuits II
	15:45-17:45	S33 Advanced Power Device and Reliability III	S34 Sensor II	S35 Compound semiconductor device and Technology	S36 AI (Process & Device) II	S37 IOT (Process & Device)	S38 Data Converter s II	S39 RF Circuits and Systems V	S40 Analog Circuits III
	17:45-18:45	Poster Session II (P2)							
	20:00-22:00	Panel Discussion (Room C)							
	8:30-10:00	Keynote Session 4 (Room A)							
Nov.3, Sat.	10:15-12:15	S41 Memory Circuits	S42 Photoelectron Device	S43 Flash Memory	S44 Thin Film Transistor	S45 AI (Circuits & System) I	S46 Advanced Clock I	S47 FPGA I	S48 Analog Circuits IV
	13:30-15:30		S50 EDA	S51 System-Level Modeling/Simulation & Synthesis	S52 Physical Design	S53 AI (Circuits & System) II	S54 Advanced Clock II	S55 FPGA II	S56 Analog Circuits V
	19:00-21:00	Closing Banquet							