

イオンビーム工学研究所
Research Center of Ion Beam Technology

Research Center of Ion Beam Technology

High-Resolution Voltage Self-Diagnosis

5.0 kVの世界最高精度を有する高圧LDMOSの
高精度自己診断技術を開発しました。

高圧LDMOSトランジスタの自己診断技術を開発しました。高精度の自己診断を実現するために、高精度の自己診断技術を開発しました。

高精度の自己診断を実現するために、高精度の自己診断技術を開発しました。

高精度の自己診断を実現するために、高精度の自己診断技術を開発しました。

1103
ACADEMIA
@GAKKO

群馬大学 小林春夫研究室
Gunma University Kobayashi Laboratory

SEMICON JAPAN
低スイッチング損失、低特性オン抵抗、広SOAの
高信頼性60-100 V LDMOS トランジスタ

低損失・高信頼・小電圧損失・高信頼性・小体積・高信頼性

Objective and Background

Cross-section of the LDMOS Transistor

Simulation Results (Electric characteristics)

Discussion

5. Summary

シミュレータの紹介

SEMICON JAPAN
アナログ集積回路の試験用マルチトーン信号の設計

高信頼性・高精度・低損失・高信頼性・小体積・高信頼性

1. Objective

2. Background

3. Multi-tone Signal

4. DR Maximize Algorithm

5. Simulation Results

6. Comparison

7. Measurement Result

8. Conclusion

References

Multi-tone DRB Algorithm and Circuit Design
for Multi-bit DAC/ADC

高信頼性・高精度・低損失・高信頼性・小体積・高信頼性

Research Objective & Background

Multi-bit DAC/ADC

Proposed 2nd-order DRB Algorithm

Simulation Result

Summary

1103

1202
ACADEMIA
@GAKKO

埼玉大学 池野研究
Saitama University Ikeno

Research poster for Saitama University Ikeno.