

第 81 回 FTC 研究会 (2019 年 7 月 18 日～20 日)

7 月 18 日 (木)

14:50- 受付

15:20-15:30 オープニング

セッション 1 CAD 関連技法, 回路解析・評価

15:30-16:10 誤り修正論理合成を用いた論理暗号化手法について

○松永裕介 (九州大)

16:10-16:50 RC ポリフェーズフィルターの解析と評価方法

浅見幸司 (アドバンテスト), ○串田弥音, チャンミンチー, 田村善郎,
桑名杏奈, 小林春夫 (群馬大)

16:50-17:30 テスト容易化データパス合成のためのバインディング法

○中村健太, 細川利典 (日本大学), 藤原秀雄 (大阪学院大)

18:30- 夕食

7 月 19 日 (金)

セッション 2 テスト関連技法

9:00-9:40 MAX-SAT と両立故障グラフを用いた M バイ N テスト圧縮法

○浅見竜輝, 細川利典, 山崎紘史 (日本大), 吉村正義 (京産大),
新井雅之 (日本大)

9:40-10:20 Logic Fault Diagnosis of Hidden Delay Defects

○Stefan Holst (Kyushu Institute of Technology)

10:20-10:40 休憩

セッション 3 機械学習応用

10:40-11:20 障害データベースへの機械学習適用の試み (その 3)

～多層パーセプトロン(MLP)適用による障害事例分類の予測

○坂東幸一, 田中健次 (電通大)

11:20-12:00 機械学習の異常検知による半断線故障判別法における隣接線信号遷移パターンの評価について

○中西遼太郎, 四柳浩之, 橋爪正樹 (徳島大), 樋上喜信,
高橋 寛 (愛媛大)

12:00-13:00 昼食

セッション4 国際会議報告

13:00-14:00 VTS2019

○畠山一実(群馬大)

14:00-14:40 小休憩

セッション5 招待講演

14:40-15:40 富士通におけるコンピュータ設計検証技術の歴史

○矢野弓之介(元富士通(株))

15:40-15:50 小休憩

セッション6 特別講演

15:50-16:50 フォールトトレラントコンピューティングの研究課題

○古屋 清

16:50-17:10 事務連絡

18:30- 夕食

7月20日(土)

セッション7 各種技法

9:00-9:40 訓練データ選択による識別モデル性能向上の検討

○岡龍之介, 大竹哲史(大分大), 熊木光一(ルネサスエレクトロニクス)

9:40-10:20 加速度センサーを用いたランニングフォームの解析に関する研究

○古賀千裕, ホルストシュテファン, 宮瀬紘平(九工大),

得居雅人(九共大)

10:20-10:30 クロージング

(昼食の提供はありません)