

半導体試験装置関係技術（学部3年生の講義, 外部には非公開）

講師：川端雅之先生（アドバンテスト）

日時；2019年7月23日（火） 12:40～14:10

場所：群馬大学工学部(桐生キャンパス)3号館509号室

概要：

半導体プロセスと検査装置

半導体試験装置の製造現場

基本的な試験

デバイス電源

ドライバーとコンパレータと伝送線路



川端先生は群馬大学（電気電子工学分野）のOBである。「自分が学生時代にこのような話を聞いておけば会社に入ってから社会人人生でよかったであろうということをお話します」との説明が印象的であった。下記は川端先生のアイデアを客員教授 浅見先生とのご指導で研究室学生が取り組み、第1回 International Test Conference in Asia で（担当学生が）発表したものである。

[Masayuki Kawabata](#), Koji Asami, Shohei Shibuya, Tomonori Yanagida, Haruo Kobayashi, "Low-Distortion Signal Generation for Analog/Mixed-Signal Circuit Testing Using Digital ATE", The First International Test Conference in Asia, Taipei, Taiwan (Sept. 2017). [IEEE Xplore](#)

[観戦記](#), [自戦記](#), [報道](#), [報告](#)

第 387 回 群馬大学アナログ集積回路研究会

PLL 設計の基礎

講師：元澤篤史先生（ルネサスエレクトロニクス）

日時：2019 年 7 月 23 日（火） 14:20～17:30

場所：群馬大学工学部(桐生キャンパス) 総合研究棟 506 号室

概要：

本講座は PLL(Phase-locked loop)回路の基礎的な設計法に関するものであり、下記を学ぶことができます。

1. PLL 回路の役割と動作原理.
2. 要素回路の動作説明とモデリング法.
3. PLL 全体の伝達関数導出と安定性解析法.

講義資料：https://kobaweb.ei.st.gunma-u.ac.jp/lecture/20190723_motozawa.pdf



元澤先生も群馬大学 OB で、下記国際学会での Plenary Talk を依頼している。

<https://kobaweb.ei.st.gunma-u.ac.jp/ticas2019/>

https://kobaweb.ei.st.gunma-u.ac.jp/ticas2019/plenary_talks.html

外部講師の方々の講演を聴いていると、新しい見方の発見がありこれまでの知識が整理されトリガとなり新しいアイデアが生まれることがしばしばある。逆に学生相手に講義で話をすると、そのための準備や説明の際に新しい気付きがある。

写真提供 群馬大学 桑名杏奈先生、片山翔吾君、文責 小林春夫