

2020年9月27日

## 群馬大学 小林・桑名研究室 韓国での国際会議に見参

17th International SOC Design Conference, Yeosu, Korea (Oct. 2020)

<https://www.isocc.org/modules/doc/index.php?doc=intro>

### 研究室からの発表スケジュール

Date		時間	発表者	Session	Paper ID
10/21(水)					
10/22(木)	午後	14:00~14:15	白雪妍	DC	99
		14:15~14:30	平井愛統		101
10/23(金)	午前	9:45~10:25	沙磊	Poster Session	138
	午後	14:15~14:30	八田朱実	Analog Circuit1	75
		14:45~15:00	阿部優大		89
		15:00~15:15	山本颯馬		102
		15:45~16:00	細野貴司	Analog Circuit2	113
10/24(土)					

- 4-6月はオンライン化のための講義資料の準備で国際学会投稿原稿を書く時間が取れなかった。現地に行けないので、今年は見送るかと思っていた。が、学生の反応を見ると学会発表に強いモチベーションがあることに気が付いた。ちょうどそのときオンライン開催で原稿は2ページでよいというISOCCからのメールが来た。研究者(教員)サイドからは採択・発表できれば論文をIEEE Xploreのデータベースに格納してもらえるのがありがたい。
- まず、学生に英文論文原稿を書かせ、教員のほうで修正する。何度かやり取りをし、その論文に共同研究者がいる場合はある程度完成度が上がってから確認をお願いする。発表スライド・発表練習に対しても同様である。英文論文作成やプレゼンに対する教育効果は大きいと思う。
- 論文投稿は(採択されたら)発表予定学生にさせる。  
「自分の論文」という意識をもたせるとモチベーションが上がるようである。
- 博士後期課程の学生ではほとんど自分が主体で研究し、論文を書くことができる者もいる。こちらは原稿や発表スライドの確認・アドバイスをする程度である。
- 学内・学外の国際学会参加費助成のプログラムにも発表学生に応募させる。  
採択されてもされなくても応募することは広い意味での教育効果があると思う。
- 投稿論文が採択されなかった場合の学生への精神的ケアが重要である。  
別の投稿先を考えておく必要がある。

## 研究室での韓国での学会参加

- [1] Yukiko Shibasaki, Koji Asami, Akemi Hatta, Riho Aoki, Anna Kuwana, Haruo Kobayashi,  
"Study on Crest Factor Controlled Multi-Tone Signal for Analog RF Circuit Testing"  
17th International SOC Design Conference, Yeosu, Korea (Oct. 2020)
  
- [2] Yuanyang Du, Xueyan Bai, Manato Hirai, Shuhei Yamamoto, Anna Kuwana,  
Haruo Kobayashi, Kazuyoshi Kubo,  
"Digital-to-Analog Converter Architectures Based on Polygonal and Prime Numbers"  
17th International SOC Design Conference, Yeosu, Korea (Oct. 2020)
  
- [3] Manato Hirai, Hiroshi Tanimoto, Yuji Gendai, Shuhei Yamamoto, Anna Kuwana,  
Haruo Kobayashi, "Nonlinearity Analysis of Resistive Ladder-Based Current-Steering Digital-  
to-Analog Converter"  
17th International SOC Design Conference, Yeosu, Korea (Oct. 2020)
  
- [4] Yudai Abe, Akio Iwabuchi, Jun-ichi Matsuda, Anna Kuwana, Takashi Ida, Yukiko Shibasaki,,  
Haruo Kobayashi, "Low Power Loss IGBT Driver Circuit Using Current Drive",  
17th International SOC Design Conference, Yeosu, Korea (Oct. 2020)
  
- [5] Souma Yamamoto, Kuswan Isam Ebisawa, Yudai Abe, Takashi Ida, Yukiko Shibasaki,  
Nobukazu Tsukiji, Anna Kuwana, Haruo Kobayashi, Akira Suzuki, Yukichi Todoroki,  
Toshihiko Kakinoki, Nobuto Ono, Kazuhiro Miura, "Operation and Stability Analysis of  
Temperature-Insensitive MOS Reference Current Source with Self-Bias Circuit",  
17th International SOC Design Conference, Yeosu, Korea (Oct. 2020)
  
- [6] Takashi Hosono, Lei Sha, Souma Yamamoto, Mayu Hirano, Takashi Ida, Anna Kuwana,  
Haruo Kobayashi, Yoichi Moroshima, Hiromichi Harakawa, Takeshi Oikawa,  
"Improved Nagata Current Source Insensitive to Temperature and Power Supply Voltage"  
17th International SOC Design Conference, Yeosu, Korea (Oct. 2020)
  
- [7] Lei Sha, Anna Kuwana, Masashi Horiguchi, Haruo Kobayashi,  
"Simple Reference Voltage Generation Circuit Insensitive to Temperature"  
17th International SOC Design Conference, Yeosu, Korea (Oct. 2020)

- [8] Yudai Abe, Shogo Katayama, Congbing Li, Anna Kuwana, Haruo Kobayashi, "Frequency Estimation Sampling Circuit Using Hilbert Filter and Residue Number System", IEEE Seoul Section [Student Paper Contest 2018](#), Hongik University, Seoul, Korea (Nov.2018)
- [9] [Congbing Li](#), Kentaroh Katoh, Haruo Kobayashi, Junshan Wang, Shu Wu, Shaiful Nizam Mohyar, "[Time-to-Digital Converter Architecture with Residue Arithmetic and its FPGA Implementation](#)", 11th International SoC Design Conference, Jeju, Korea (Nov. 2014).
- [10] [Shu Wu](#), Yasunori Kobori, Haruo Kobayashi, "[Dynamic Performance Improvement of DC-DC Buck Converter by Slope Adjustable Triangular Wave Generator](#)", 11th International SoC Design Conference, Jeju, Korea (Nov. 2014).
- [11] [Shaiful Nizam Mohyar](#), Haruo Kobayashi, "[Digital Calibration Algorithm for Half-Unary Current-Steering DAC for Linearity Improvement](#)", 11th International SoC Design Conference, Jeju, Korea (Nov. 2014).
- [12] [Kiichi Niitsu](#), Masato Sakurai, Naohiro Harigai, Takahiro J. Yamaguchi, Haruo Kobayashi, "[An On-Chip Timing Jitter Measurement Circuit Using a Self-Referenced Clock and Cascaded Time Difference Amplifier with Duty-Cycle Compensation](#)," IEEE Asian Solid-State Circuits Conference, Jeju, Korea (Nov. 2011).
- [13] Masato Sakurai, Kiichi Niitsu, Naohiro Harigai, Daiki Hirabayashi, Daiki Oki, Takahiro J. Yamaguchi, and Haruo Kobayashi, "[Analysis of Jitter Accumulation in Interleaved Phase Frequency Detectors for High-Accuracy On-Chip Jitter Measurements](#)," International SoC Design Conference, Jeju Korea (Nov. 2011)
- [14] Masato Sakurai, Kiichi Niitsu, Naohiro Harigai, Takahiro J. Yamaguchi, Haruo Kobayashi, "A Reference-Clock-Free On-Chip Timing Jitter Measurement Circuit Using a Cascaded Time Difference Amplifier with Duty-Cycle Compensation in 65nm CMOS," International SoC Design Conference (Chip Design Contest), Jeju Korea (Nov. 2011)

<https://kobaweb.ei.st.gunma-u.ac.jp/warehouse/2014-11wu-jeju.pdf>

<https://kobaweb.ei.st.gunma-u.ac.jp/warehouse/2014-11nizam-jeju-report.pdf>

<https://kobaweb.ei.st.gunma-u.ac.jp/warehouse/2014-11li-congbing-jeju.pdf>

<https://kobaweb.ei.st.gunma-u.ac.jp/news/pdf/2018/apccs.pdf>

<https://kobaweb.ei.st.gunma-u.ac.jp/news/pdf/2018/Student%20Paper%20Contest%202018report.pdf>



[🏠](#) > [お知らせ](#) > [受賞・成果等](#) > 電子情報理工学科4年の阿部優大君が、IEEE TOWERSにおいてSupporter's Group Awardを受賞し、韓国にて開催されたStudent Paper Contestに招待されました。

## お知らせ

📅 2018年12月12日

📌 受賞・成果等 在学生

電子情報理工学科4年の阿部優大君が、IEEE TOWERSにおいてSupporter's Group Awardを受賞し、韓国にて開催されたStudent Paper Contestに招待されました。

電子情報部門小林研究室所属の学部4年の阿部優大君が、平成30年11月3日に慶應義塾大学で開催された「The 15th IEEE TOWERS (Transdisciplinary-Oriented Workshop for Emerging Researchers:若手研究者のための異分野学術交流ワークショップ)」においてポスター発表を行い、「IEEE TOWERS Supporter's Group Award」を受賞した。IEEE TOWERSは「若手研究者交流の場」として毎年開催され今年で15年目を迎えている。毎年、国内外から多くの学生、若手研究者、企業技術者が関東に集い、ポスター発表等により活発な議論が交わされる。今年は約100人が参加した。受賞内容は「剰余系を用いた周波数推定回路」に関する電子回路分野の研究成果である。高周波信号のサンプリング回路は実現が難しい。そこでヒルベルトフィルタ、周波数エイリアシングおよび中国の剰余定理とを利用することによって、複数の低周波クロックサンプリング回路から高周波入力信号周波数を推定する方式を提案した。

TOWERSでの受賞により、平成30年11月24日に韓国ソウル市の弘益大学で開催された「IEEE Seoul Section Student Paper Contest」に招待され、ポスター発表を行い、「Bronze Paper Award」を受賞した。Student Paper ContestはIEEE Seoul Sectionで毎年開催され、学生の科学技術論文発表を促進している。今年は30件の口頭発表と7件のポスター発表がなされた。

なお、この阿部君の発表内容は数学的アルゴリズムと電子回路設計の両方に関与するものであり、2018年8月26日に栃木県佐野市で開催された「第14回全国和算研究会」でも発表し、和算研究者間でも好評を博し有益なコメントをいただいたことを付記する。

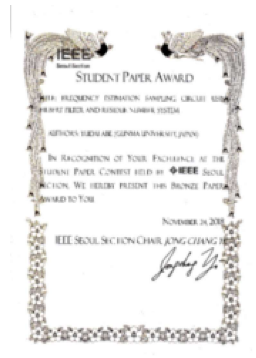


IEEE TOWERS





IEEE SEOUL SECTION



← 環境創生理工学プログラム博士前期課程2年の狩野圭喬君と、環境創生理工学プログラム博士前期課程1年の森一浩君が、第53回地盤工学研究発表会にて優秀論文発表者賞を受賞しました。

物質・生命理工学領域博士後期課程2年の林菜月さんが、The 7th Asia-Pacific Symposium on Radiation Chemistryのポスター発表にて、Best Poster Awardを受賞しました。→

? よくある質問

✉ お問い合わせ

📄 キャンパスマップ

🚗 交通アクセス

🔗 リンク

🗺 サイトマップ

 群馬大学理工学部

桐生キャンパス


〒376-8515 群馬県桐生市天神町1-5-1

太田キャンパス

〒373-0057 群馬県太田市本町29-1

理工学基盤部門 

産学連携推進部門(太田) 

理工学系技術部 

こらがくクラブ 

群馬大学工学部同窓記念会館 

健康支援総合センター 

国際センター 

総合情報メディセンター 

産学連携・知的財産活用センター 

高度人材育成センター 

機器分析センター 

群馬大学 

▶ プライバシーポリシー

