



AVIC 参加報告書

群馬大学大学院 理工学府 理工学専攻
電子情報・数理教育プログラム
小林研究室 博士2年 姚 丹

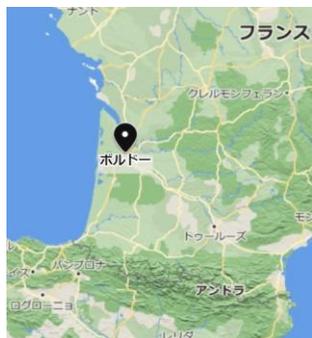
1. 参加学会名称

Conference on Analog VLSI Circuit AVIC 2021 {[AVIC 2021 - Home](#)}

2. 開催場所

Bordeaux, FRANCE (ZOOM を用いて Web 参加)

ボルドー (Bordeaux) は、フランス南西部の中心的な都市で、ヌーヴェル=アキテーヌ地域圏の首府、ジロンド県の県庁所在地である。アキテーヌ公国の首府だった。



3. 開催期間

2021 年 10 月 18 日 (月) ~ 2021 年 10 月 21 日 (木)

4. スケジュール

Paper Submission Deadline: May 17, 2021 ~ June 21, 2021

Final Extended Deadline: July 2, 2021

Notification of acceptance: August 15, 2021

Registration Starts: July 1st, 2021

Final Paper Submission Deadline: September 1st, 2021

Conference: October 18-21, 2021

5. 発表論文

International Conference on Analog VLSI Circuits (AVIC)
Bordeaux, France 19th Oct. 2021

Segmented DAC Unit Cell Selection Algorithm and Layout/Routing Based on Euler's Knight Tour

*Dan Yao, X. Bai, A. Kuwana, K. Kawauchi,
M. Higashino, H. Kobayashi
A. Suzuki, S. Yamada, T. Kato, N. Ono,
K. Miura, K. Hirai, R. Kitakoga*

*Gunma University
Jedat Inc.*



6. 学会参加報告

改善のポイント:

英語で発表すると質問に答えるための事前準備と練習

発表時の緊張と流れ

プレゼン用のパワーポイントは、もっとわかりやすくできないか

感受:

この学会への参加は将来の研究に役立つ。他の大学の先生や学生とのコミュニケーションを通して、自分自身の研究の理解を深めるだけでなく、他の知識も得る事ができる。そして、自分の研究を紹介したり、他人の研究を聞いたり、意見を交換したりすることは、学会に参加する目的だと思う。

謝辞

今回の学会に参加させていただいたことで貴重な経験を積むことが出来ました。今回このような発表の機会を用意して頂いた小林春夫先生、桑名杏奈先生、研究指導して頂いた河内一往先生、学会参加のサポートをしていただいた研究室の皆様に感謝申し上げます



Tuesday October 19, 2021

Session B1: “Low Noise Amplifier (LNA)” and “Digital-to-Analog Converter (DAC)”

- B1.1** A multichannel front-end electronics ASIC for high-accuracy time measurements using diamond detectors 83
Abderrahmane Ghimouz (Université Grenoble Alpes, Grenoble INP, CNRS, LPSC-IN2P3)*
- B1.2** 3.4 to 4.1 GHz wideband LNA with gain flatness and low noise figure 87
Dai Yoshioka, Takayuki Morisita, Kiyotaka Komoku, Nobuyuki Itoh (Okayama Prefectural University)*
- B1.3** 1.65/2.5/4.0-GHz triple-band concurrent low-noise amplifier 92
Shinichiro Seguchi, Takayuki Morishita, Kiyotaka Komoku, Nobuyuki Itoh (Okayama Prefectural University)*
- B1.4** 920 MHz low-power LNAs operated in moderate inversion region 97
Kazuya Miyazaki, Takayuki Morishita, Kiyotaka Komoku, Nobuyuki Itoh (Okayama Prefectural University)*
- B1.5** DA conversion circuit employed for digital delay control of analog FIR filters 102
Koki Kinoshita, Kawori Sekine (Meiji University)*
- B1.6** Segmented DAC unit cell selection algorithm and layout/routing based on Euler’s knight tour 106
Dan Yao, Xueyan Bai, Anna Kuwana, Kazuyuki Kawauchi, Masashi Higashino, Haruo Kobayashi (Gunma University); Akira Suzuki, Satoshi Yamada, Tomoyuki Kato, Nobuto Ono, Kazuhiro Miura, Kouji Hirai, Ritsuko Kitakoga (JEDAT Inc.)*
- B1.7** Design of digital-to-analog converter architectures based on polygonal numbers 112
Xueyan Bai, Dan Yao, Yuanyang Du, Minh Tri Tran, Anna Kuwana, Haruo Kobayashi (Gunma University); Kazuyoshi Kubo (National Institute of Technology, Oyama College)*



Magic Squares by
French Mathematician
Bernard Frénicle de Bessy

ご清聴ありがとうございました

Thank you for lattention

謝謝

Merci de votre attention