



ICECET 参加報告書

群馬大学理工学府電子情報数理教育プログラム
小林研究室 修士2年 細野貴司

1. 参加学会

International Conference on Electrical, Computer and Energy Technologies (ICECET)
<http://www.icecet.com/>

2. 開催日

2021年12月9日(木) ~12月10日(金)

3. 開催場所

ケープタウン, 南アフリカ共和国 ⇒ オンライン
(元々現地とオンラインのハイブリッドの予定だったが、オミクロン株流行により
完全オンラインとなった)

4. 参加学会について

ICECETは、最新の技術情報の交換、質の高い研究結果の普及、当該分野の新開発の発表、将来の方向性と優先事項の議論と形成のためのフォーラムを提供する、学際的かつ査読付きの国際会議である。ICECETは、第一線の学術研究者、研究者、調査研究者が一堂に会し、電気・コンピュータ・エネルギー技術のあらゆる側面に関する経験や研究成果を交換・共有することを目的としている。

5. 発表タイトル

" Nagata Current Sources with Self-Bias Configuration Insensitive to Supply Voltage and Temperature"

CMOS Nagata Current Sources with Self-Bias Configuration Insensitive to Supply Voltage and Temperature

Takashi. Hosono, T. Kamio, S. Yamamoto, J. Matsuda
K. Hirai, S. Katayama, T. Feng, A. Kuwana, H. Kobayashi
A. Suzuki, S. Yamada, T. Kato, R. Kitakoga, T. Shimamura
G. Adhikari, N. Ono, K. Miura

Gunma University

Jedat Inc. Japan



発表スライド

15:15-17:15

Parallel Session E - III: VLSI, MEMS, Microelectronics
Chair: Yoshiaki Hagiwara

ID	Authors	Title
61	Yoshiaki Hagiwara	Pinned Buried PIN Photodiode type Solar Cell
75	Yoshiaki Hagiwara	Invention and Historical Development Efforts of Pinned Buried Photodiode
295	Takashi Hosono, takahumi kamio, Souma Yamamoto, Jun-ichi Matsuda, Kouji Hirai, Shogo Katayama, Tianrui Feng, Anna Kuwana, Haruo Kobayashi, Akira Suzuki, Satoshi Yamada, Tomoyuki Kato, Ritsuko Kitakoga, Takeshi Shimamura, Gopal Adhikari, Nobuto Ono, Kazuhiro Miura	CMOS Nagata Current Sources with Self-Bias Configuration Insensitive to Supply Voltage and Temperature
471	Reza Hashemian	Design of Cost-Effective and Modular Analog Hearing Aides Using Nullors for Response Matching
474	John Suarez, Michael Shur	Terahertz Diagnostics SiGe Heterobipolar Junction Transistors
606	Edoardo Barteselli, Luca Sant, Richard Gaggl, Andrea Baschiroto	High Audio Band PSR and Fast Settling-Time Dual-Loop LDO Regulator Architecture for Low Power Application
619	Moulaheene Fateh	Chopper-stabilized Fully Differential Amplifier for Portable ECG Monitoring Systems using 90 nm Technology
694	Jasmine Bajaj, Babita Jajodia	Efficient Hardware Implementation of High-Speed Recursive Vedic Squaring Architecture on FPGA
171	Pietro Burrascano	Relevance of accurate filter design in Hammerstein model identification algorithms of nonlinear systems

セッションスケジュール(日本時間 22:15 より)

6. 感想

発表の前に少し他のセッションを見ていると、この学会は本当に様々な国から参加しているのが印象的だった。アフリカの国々はもちろん、ヨーロッパ、南、東南、東アジアなど様々な国が参加していた。各国の人が話す英語もそれぞれ違って、面白さを感じた。

プレゼン自体は先にビデオを録画して送付済みであったので、リアルタイムで発表するよりは気楽に行うことができた。ただ改めて聞いてみると、少し雑音が入る環境で録音しており気になったので、もう少し音に気を付けてやるべきだと思った。

質疑応答ではセッションチェアのソニーOB、(元)群馬大学客員教授 萩原良昭先生が質問してくださったのだが、私の英語力のなさからの外れな回答をしてしまった。最初緊張していて、CMOS type は無いのにあると答えてしまったり、compensation を comparison と聞き間違えたりしてしまった。後で小林先生からコメントを頂いて質問の意味に気づくことができた。社会人になる上で、英会話は必要な能力なのでもっとリスニング、スピーキング能力を鍛えて、さらに私は発表の場だとすぐにあがってしまうので落ち着いて話せるようになりたいと思った。

7. 謝辞

ICECET 参加にあたりご指導を頂いた小林春夫先生、普段から学会参加を支援して頂いている桑名杏奈先生、研究指導をして頂いている株式会社ジーダットの皆様、今回私のセッションの座長を務めていただいた萩原良昭先生、そして今回 ICECET の開催を支えてくださった皆さまに深く感謝を申し上げます。