

ICTSS2021

International Conference on Technology and Social Science 2021
(ICTSS 2021)

群馬大学理工学府電子情報数理教育プログラム
小林研究室 修士2年 馮天銳

1、参加学会

International Conference on Technology and Social Science 2021(ICTSS 2021)
(<https://conf.e-jikei.org/ICTSS/2021/>)

2、開催期間

2021年12月7日(火) ~ 2021年12月9日(木)

3、開催場所

オンライン

4、発表論文

5th International Conference on Technology and Social Science

Dec.9, 2021

Self-biasing Reference Current Source with Two Nagata Current Mirrors Insensitive to Temperature and Supply Voltage

Tianrui Feng, T. Hosono, S. Yamamoto, T. Kamio
S. Katayama, A. Kuwana, H. Kobayashi

K. Hirai, A. Suzuki, S. Yamada, T. Kato, R. Kitakoga,
T. Shimamura, N. Ono, K. Miura

Gunma University

Jedat Inc.



Kobayashi Lab.
Gunma University

5、感想

今回は初めての学会発表でした。オンラインで行われて、発表の時はとても緊張しましたが、何とか出来ました。先生の質問をきちんと答えられなかったことで、自分が勉強不足の事を深く理解しました。

今回の学会発表を通して、たくさんの研究内容を聞き、視野も広げました。今後も頑張っていきたいと思います。

6、謝辞

ICTSS 2021 参加のことで、貴重な経験を得られました。参加にあたりご指導を頂いた小林春夫先生、サポートして頂いていた桑名杏奈先生、そして ICTSS 2021 の開催の関係者に深く感謝を申し上げます。

1pm – 3pm

Session Chair: Yuji Gendai (THine Electronics)

13:00-13:30

[6] Keynote (30min) Video Presentation

Kenji Yamaguchi (Ochanomizu U), Anna Kuwana (Gunma U), Katsuhisa Kagami (Ochanomizu U)
Development of Hands-on Teaching Materials for Decoding in Senior High School

13:30-13:45

[7] Student Paper (15min) Tianrui Feng, Takashi Hosono, Souma Yamamoto, Takafumi Kamio Shogo Katayama, Anna Kuwana, Haruo Kobayashi (Gunma U), Kouji Hirai, Akira Suzuki, Satoshi Yamada, Tomoyuki Kato, Ritsuko Kitakoga, Takeshi Shimamura, Nobuto Ono, Kazuhiro Miura (Jedat Inc.)
Self-biasing Reference Current Source with Two Nagata Current Mirrors Insensitive to Temperature and Supply Voltage

13:45-14:00

[8] Student Paper (15min): Souma Yamamoto, Takashi Hosono, Takafumi Kamio, Shogo Katayama, Kuswan Isam Ebisawa, Tianrui Feng, Anna Kuwana, Haruo Kobayashi (Gunma U), Kouji Hirai, Akira Suzuki, Satoshi Yamada, Tomoyuki Kato, Ritsuko Kitakoga, Takeshi Shimamura, Gopal Adhikari, Nobuto Ono, Kazuhiro Miura (Jedat Inc.)
Comparison of Three Types of Startup Circuits for Self-biasing MOS Reference Current Sources

14:00-14:15

[9] Student Paper (15min): Ryoma Shirakawa, You Yin (Gunma U)
Finite Element Analysis of Phase-Change Device with Incorporated Nanostructures for Lowering Writing Current