

2022年3月4日

学会参加報告書

報告者：董貴義（群馬大学 大学院博士前期課程2年）

学会名：13th Latin American Symposium on Circuits and Systems

開催場所：LASCAS 2022 goes Hybrid and moves to Santiago, Chile

開催日時：March 1 – 4, 2022

<https://iee-lascas.org/>

学会概要：

LASCAS is the international symposium and flagship event of the IEEE Circuits and Systems Society in Latin America. The conference provides a high-quality exchange and networking forum for researchers, professionals, and students, gathering an international audience with experts from all over the world. This event is a space where the CAS community can present new concepts and innovative approaches, learn about new trends and solutions, and receive feedback from specialists in diverse fields.

発表内容：

私の発表テーマは“Notch Frequency Generation Methods in Noise Spread Spectrum for Pulse Coding Switching DC-DC Converter”です。

発表時間は2022年3月4日23:40からの15分間、問答は5分間でした。

参加経過：

今回の発表では、自分の英語は前回の国際学会発表（IEEE ASICON2021）よりスムーズになったと思います。問答の時、二つ質問されました。私のミスで、録画と Chat の保存ができませんでしたので記憶のままに書きます。

一つ目は「この技術を AC-DC コンバーターのなどの他のコンバーターに利用することができますか？」

答えは「そうしたことは検討してないですが、今後はやってみたいです。」

二つ目は「この技術では pulse jitter の影響を評価したことがありますか。」

答えは「まだ評価・検討していませんが、今後 Pulse Jitter と Wander の影響を考えて研究を深く続けたいと思います。」

会議に参加した感想：

Chat にも少し文字で検討しましたが、私のミスで、保存しなかったです。発表後に、Pulse Jitter と Wander について調べました、EMI 低減に関してとても重要な概念だと分かりました。勉強不足過ぎである思います。

たくさん勉強になりました。今回の学会は、インド人と南アメリカの方がたくさん参加者としておられました。皆さんの英語は特長のあるア

クセントがあります。英語下手な私にとっては大変でした。英語の勉強は至急必要です！ しかしよかったのは、興味ある発表を何回も video で視聴できたことです。これは ON-LINE 会議のメリットかと思えます。先生たちのお陰で今回の学会を参加しました。本当に良い経験だったと思います。



LASCAS 2022
LASCAS is the international symposium and flagship event of the IEEE Circuits and Systems Society in Latin America.

LASCAS 2022
13th Latin American Symposium on Circuits and Systems
March 1 – 4, 2022

Organizers:   Sponsors: 



LASCAS 2022 March 1 – 4, 2022
13th Latin American Symposium on Circuits and Systems

Notch Frequency Generation Methods in Noise Spread Spectrum for Pulse Coding Switching DC-DC Converter

GuiYi Dong, S. Katayama, Y. Sun, Y. Kobori,
A. Kuwana, H. Kobayashi

Gunma University





10:15-10:35	38	Xiu Qi Chang, Ann Feng Chew, Benjamin Chen Ming Choong, Shuhui Wang, Rui Han, Rajesh C. Panicker and Deepu John. AFib Detection Using Weight-Pruned, Log-Quantised Convolutional Neural Networks
10:35-10:55	49	Xiaolin Li, Xiang Fang, Rajesh Panicker, Barry Cardiff and Deepu John. Classification of ECG based on Hybrid Features using CNNs for Wearable Applications
10:55-11:15	77	Francisco Veirano , Pablo Pérez-Nicoli , Nicolás Gammarano , German Fierro and Fernando Silveira . Near threshold pulse transit time processor for central blood pressure estimation
11:15-11:35	30	Muhammad Tanweer , Samu Järvinen and Kari Halonen . A low-noise analog front-end for wearablebiomedical devices featured with DRL and drivenconductor-shields
11:35-11:55	119	Rafael Medina, Joshua Klein, Yasir Qureshi, Marina Zapater, Giovanni Ansaloni and David Atienza. Full System Exploration of On-Chip Wireless Communication on Many-Core Architectures
10:15-11:35	Session 19C: Iberchip II (chair: Ramiro Taco)	
10:15-10:35	113	Humberto Matheus Costa Abádio, Fabián Olivera and Antonio Petraglia. Settling Time Modeling of the N-Stage Charge Pump Doubler Using Z Transform
10:35-10:55	114	Martina Rodrigues, Paulo César Aguirre, Alessandro Girardi and Natalia Chagas. A Low-Voltage R-2R DAC For Low Power Applications
10:55-11:15	116	Fayçal Haizouni, Kevin Vicuna and Ramiro Taco. Assesment and Optimization Variable Approximate Multipliers
11:15-11:35	117	Alesandro Bedoya, Cristhopher Mosquera and Ramiro Taco. Energy and Delay comparisons for XOR gates using Dual Mode Logic and Dual Mode Pass Logic
11:40-13:00	Session 20: Parallel F2B Development of high efficiency & HF circuits for power electronics converters - SSI (chairs: Johan Guzman, Marcelo Perez)	
11:40-12:00	33	Guiyi Dong, Shogo Katayama, Yifei Sun, Yasunori Kobori, Anna Kuwana and Haruo Kobayashi. Notch Frequency Generation Methods in Noise Spread Spectrum for Pulse Coding Switching DC-DC Converter
12:00-12:20	103	Benjamin Coquillas, Eric Kerherve, Anne-Charlotte Amiaud, Laurent Roussel, Samuel Redois, Bruno Louis, Thomas Merlet and Vincent Petit. A Highly Compact 1W Ku-Band Power Amplifier
12:20-12:40	102	Johan Guzman, Roberto Ramirez, Claudio Tenreiro, Sergio Diaz and Oscar Hernandez. A Low-Cost Cold Plasma Generator Circuits Designed for Laboratory Applications.
12:00-13:00	Session 21: Parallel F2A Design Automation II -Track 4 (chair: Maciej Ogorzalek)	
12:00-12:20	27	Pingakshaya Goswami, Masoud Shahshahani and Dinesh Bhatia . MLSBench: A Benchmark Set for Machine Learning based FPGA HLS Design Flows



Certificate of Attendance

This certifies that

Guiyi Dong

attended

**2022 Latin American Symposium Circuits
and Systems (LASCAS)**

1 - 4 March 2022
Santiago, Chile / Virtual

Victor Grimblatt
General Chair IEEE
LASCAS 2022

Yann Deval
General Chair IEEE
LASCAS 2022