

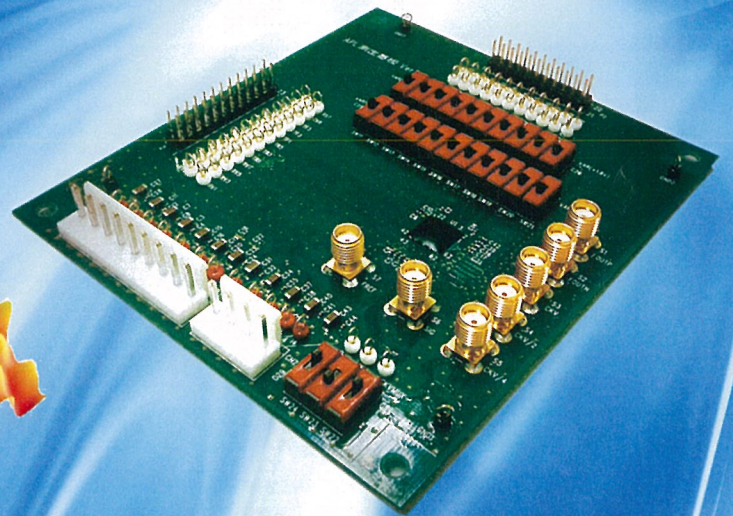
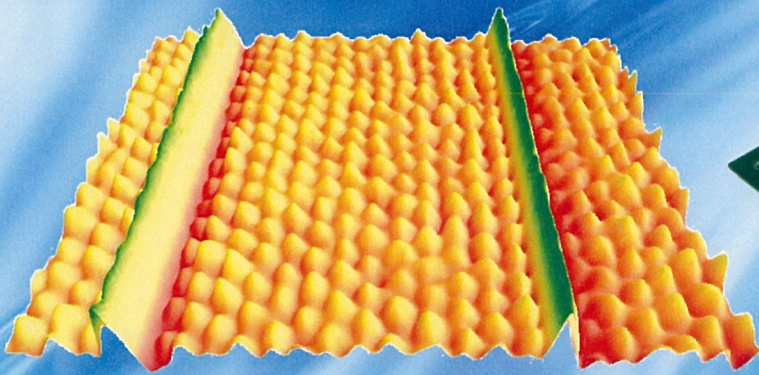


群馬大学

アドバンスト・テクノロジー高度研究センター

平成 22 年度 年報

(2010 Annual Report of GU-ATEC)



*Gunma University
Advanced Technology Research Center*

《表紙の解説》

写真【右】(小林春夫・高井伸和・新津葵一研究室、三洋半導体株式会社 共同研究成果)

開発した完全デジタル PLL-TV チューナ LSI を実装した評価基板。

0.18 μ m CMOS プロセスで設計試作した LSI をワイヤボンディングで評価基板と直接接続し、

多数の制御信号ピンやスイッチを基板上に実装することで、より高度な測定評価を可能とし

た。TV チューナ用完全デジタル PLL LSI の開発は世界初。