

# 表彰状

シミュレーションの部  
位相余裕・占有面積・消費電流・同相除去比・電源電圧  
部門

四位 吉澤慧 殿

あなたは「平成27年演算増幅器設計コンテスト」において頭書の賞に選ばれました

今後アナログ回路設計の分野で活躍されることを期待しここにこれを表彰します

平成27年12月4日

一般社団法人 応用科学学会

会長 藤井

