

4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

知識労働者は自らが教えるときにも最もよく学ぶ。  
花形セールスマンの生産性をさらに向上させる最善の道は、セールスマン  
大会で成功の秘訣を語らせることである。外科医の成果を向上させる最善  
の道は、地域の医者を集まりで自らの仕事について語らせることである。  
情報化社会においては、いかなる組織も学ぶ組織にならねばならない。  
同時に教える組織にもならなければならない。

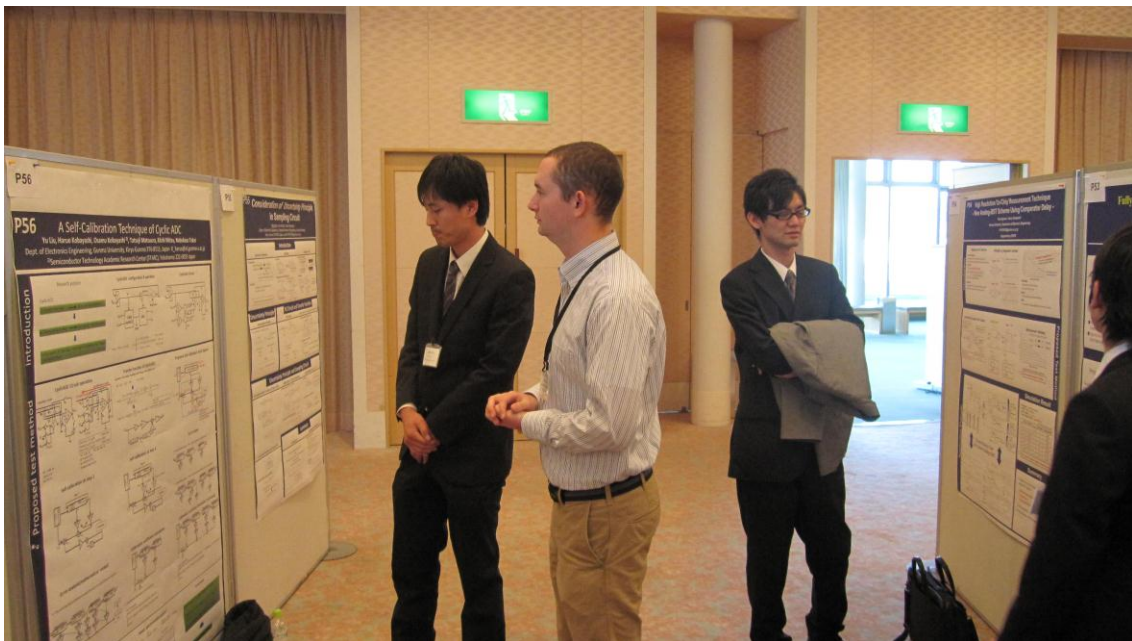
(経営学者 Peter F. Drucker)

アイデアは「人に話して」発展する。

(カーネギメロン大学 金出武雄教授)

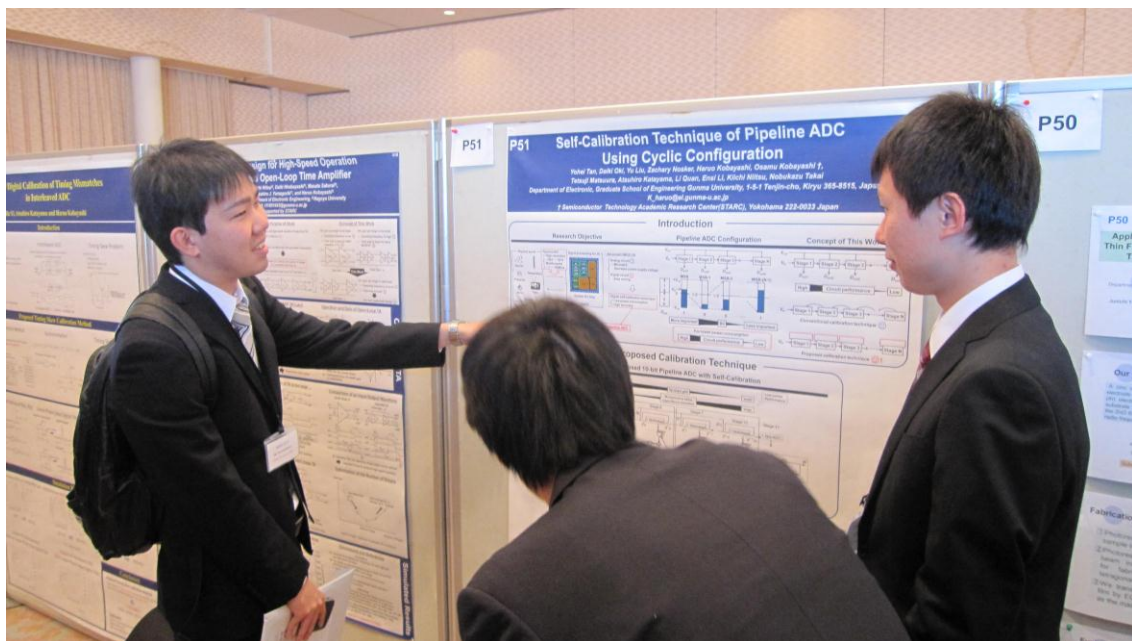
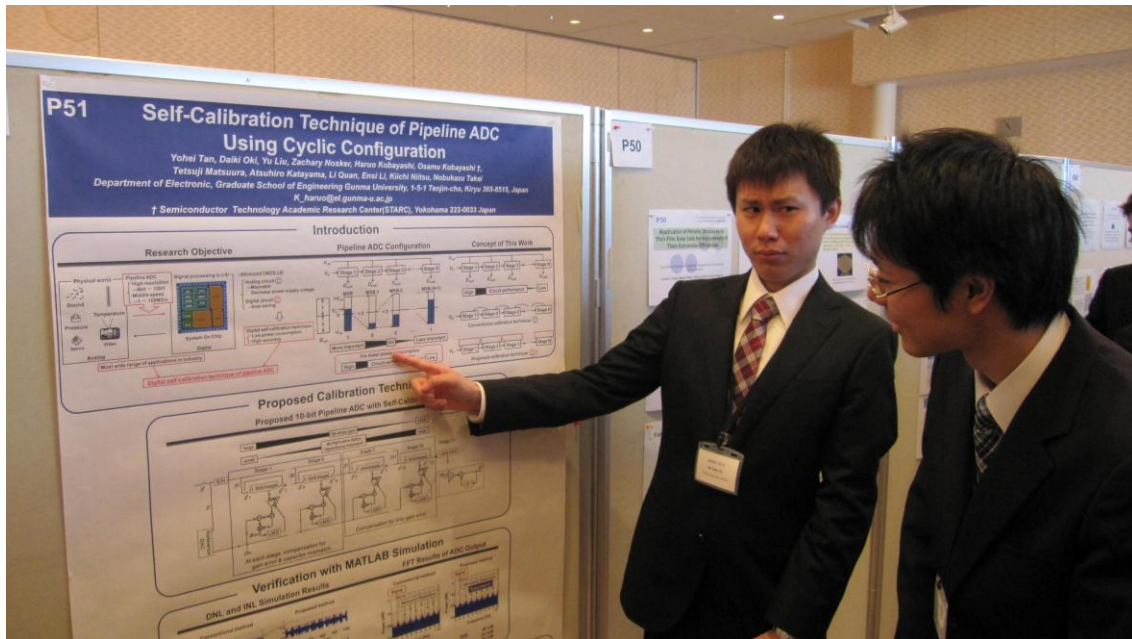


4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

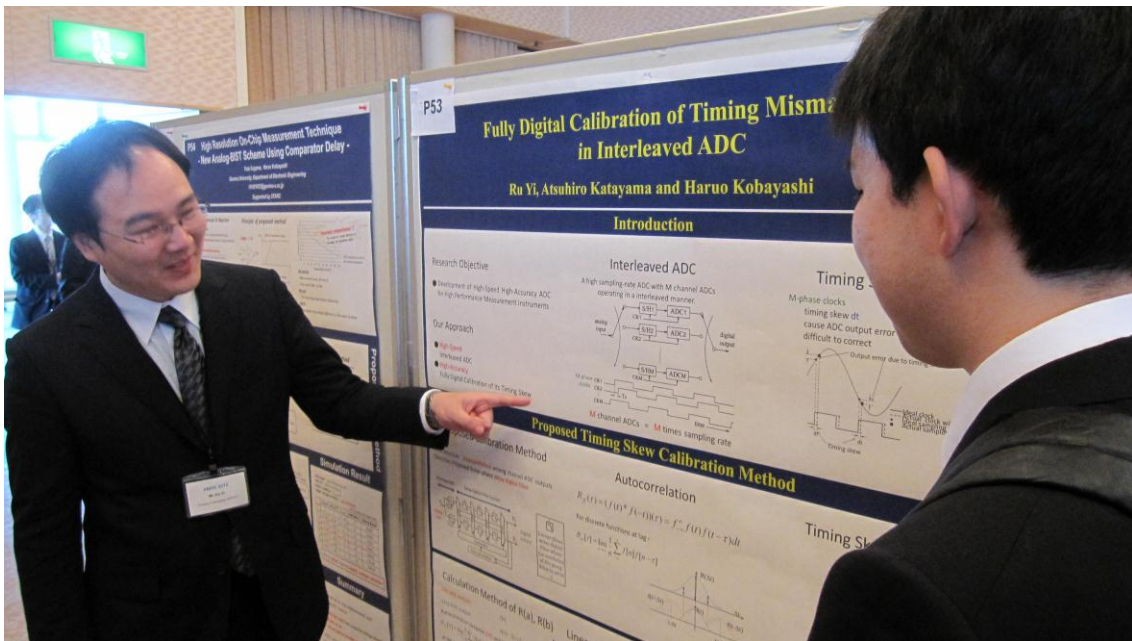
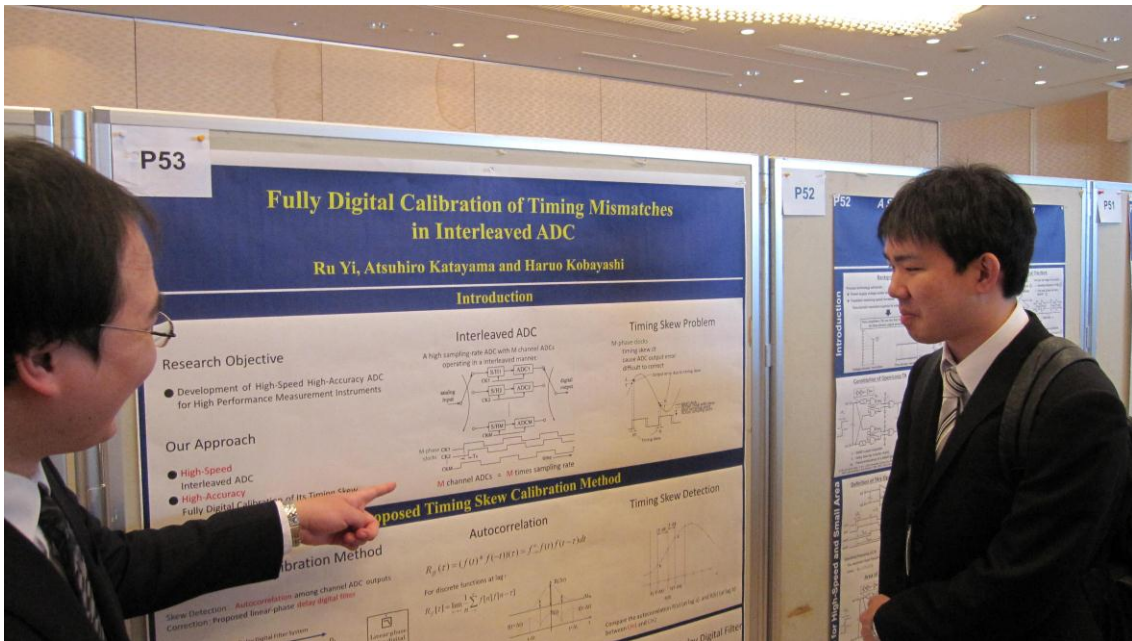




4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

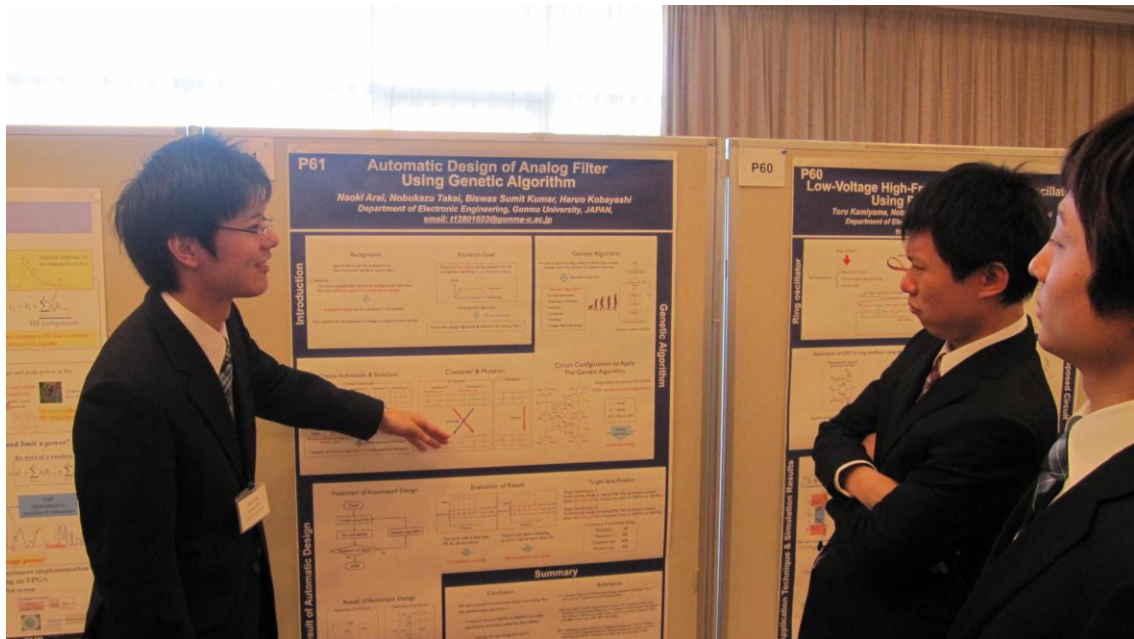


4th International Conference on Advanced Micro-Device Engineering  
 Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
 学生のポスター発表

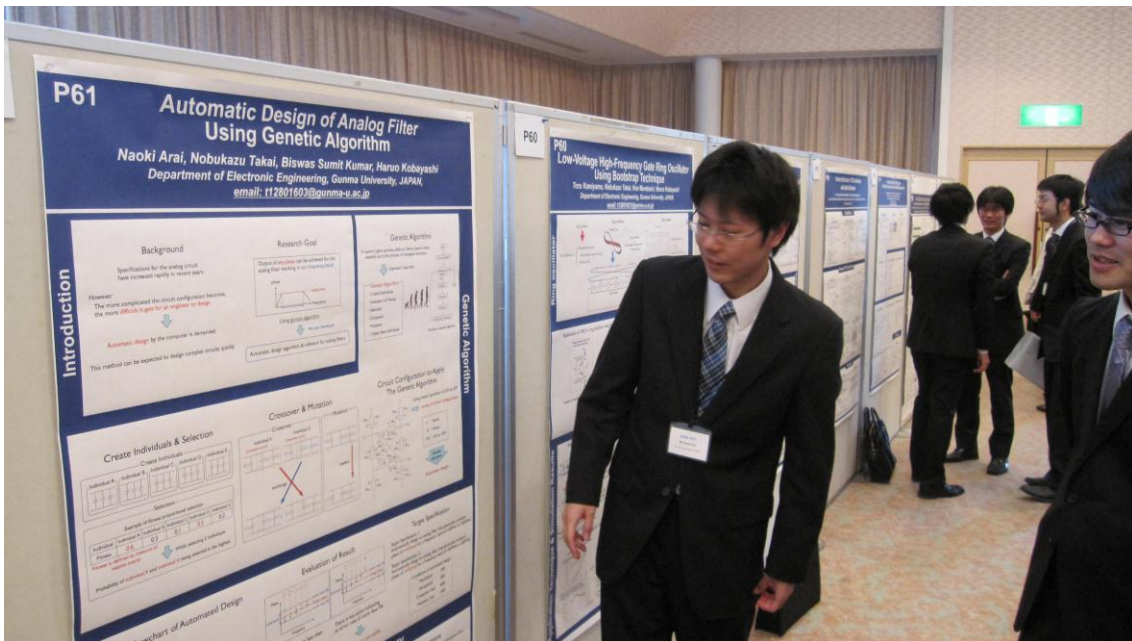
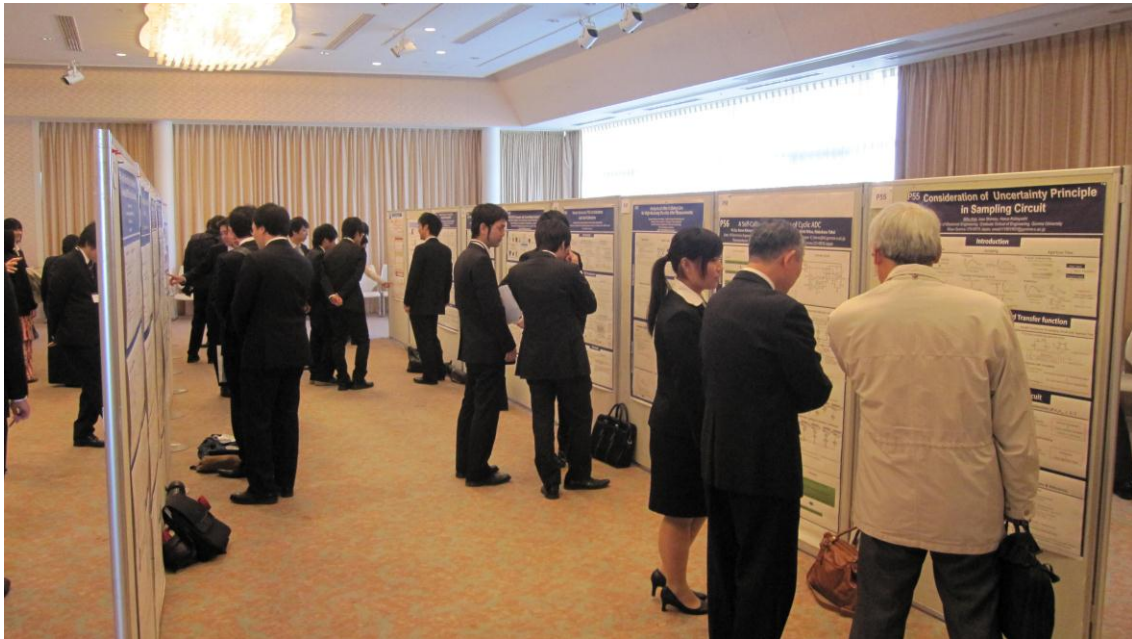




4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

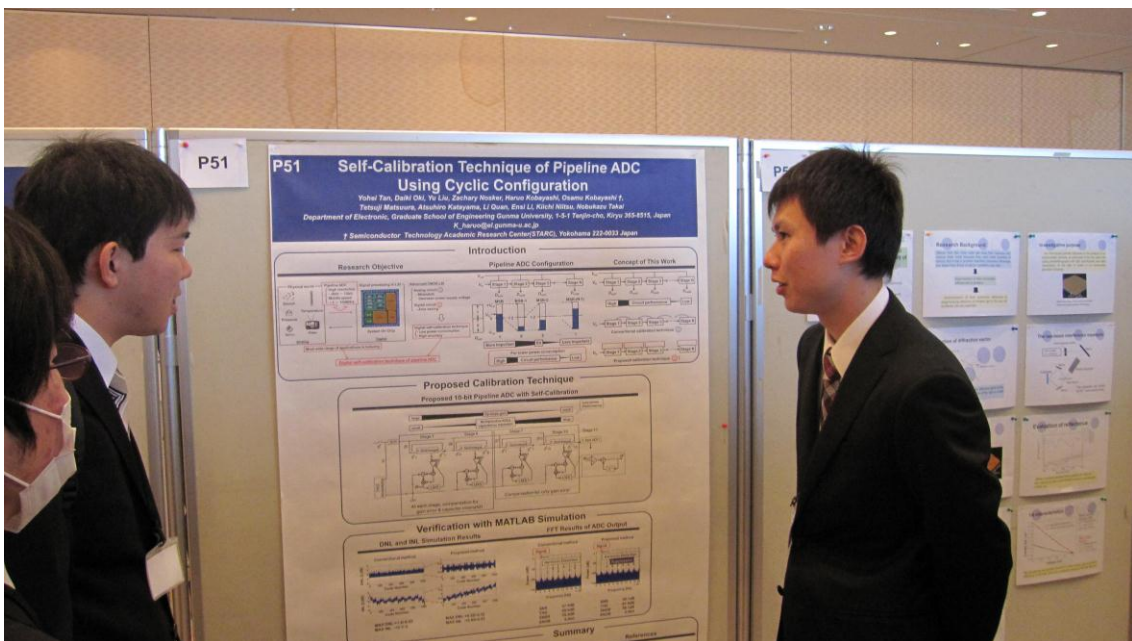
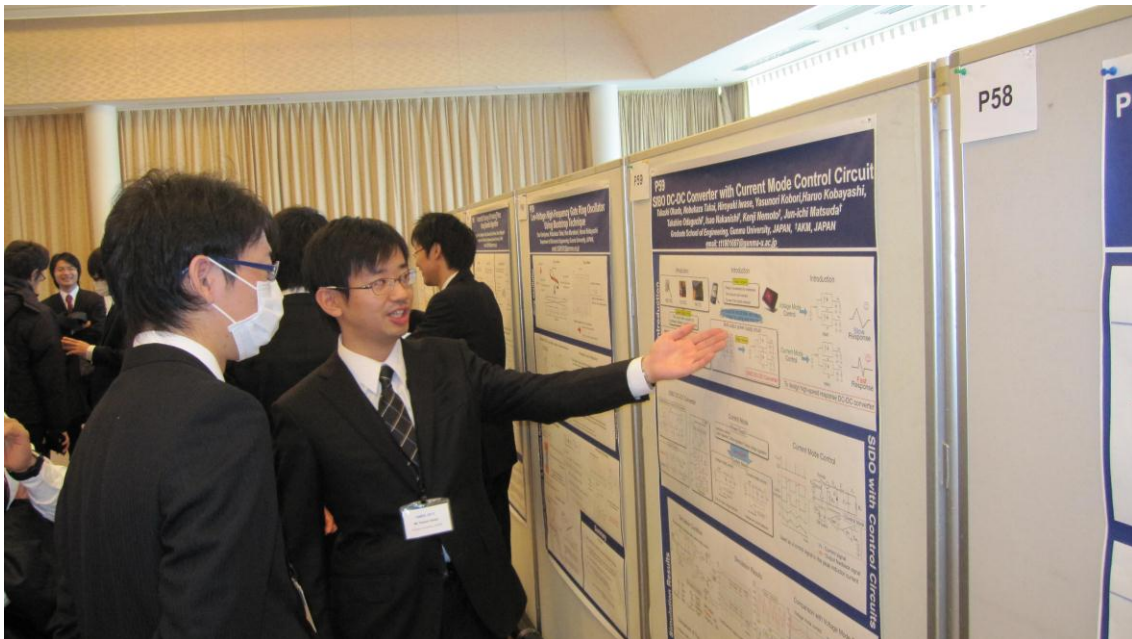


4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表





4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

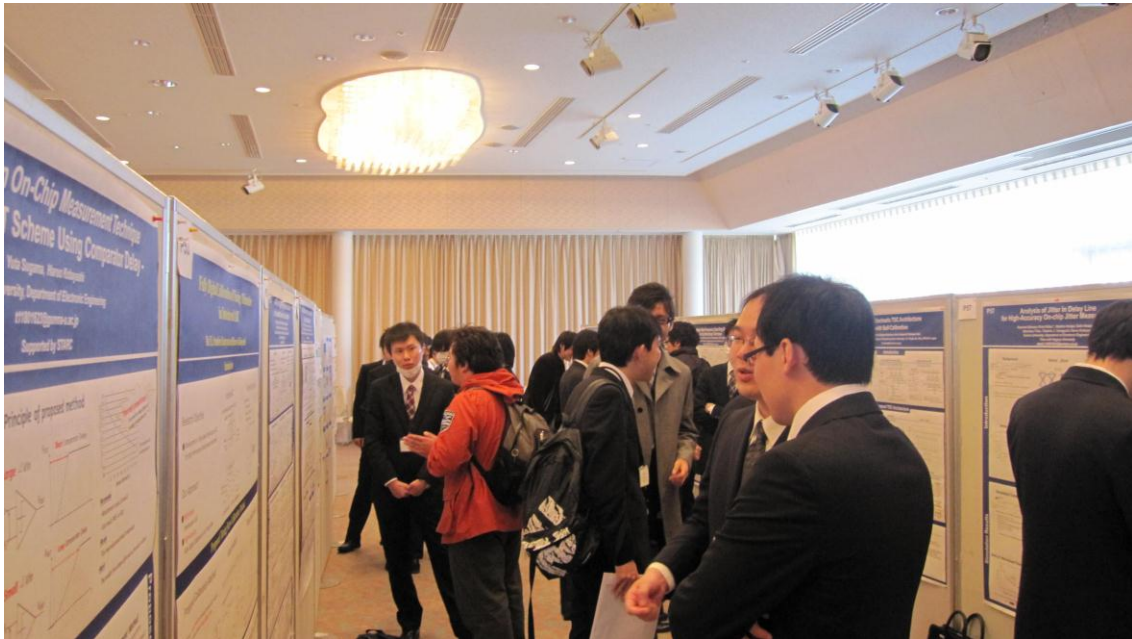


4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

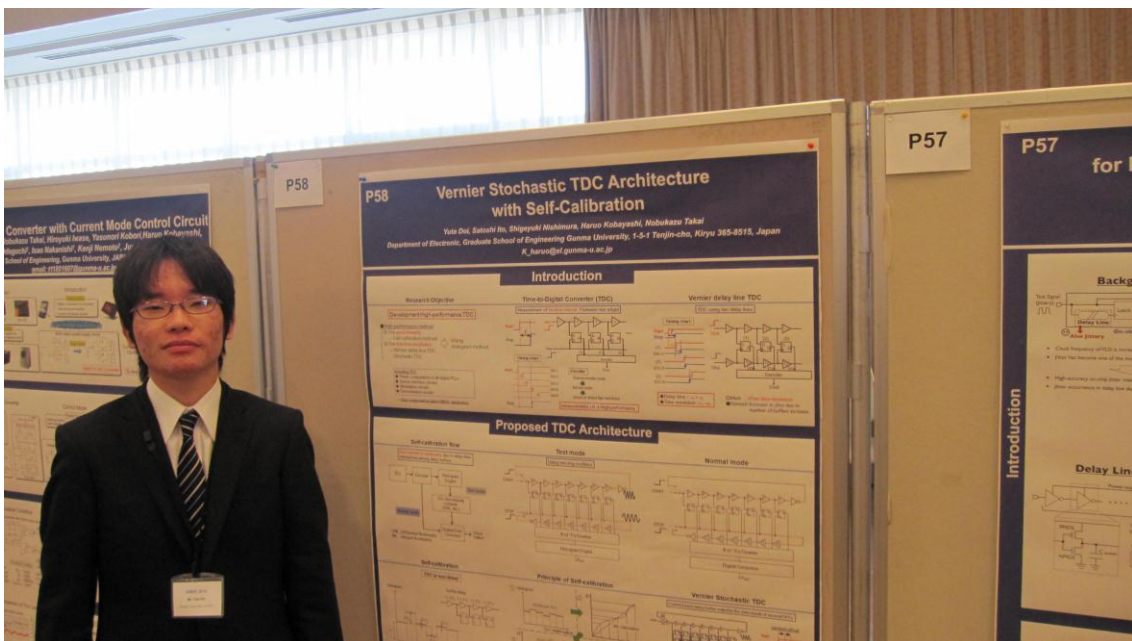
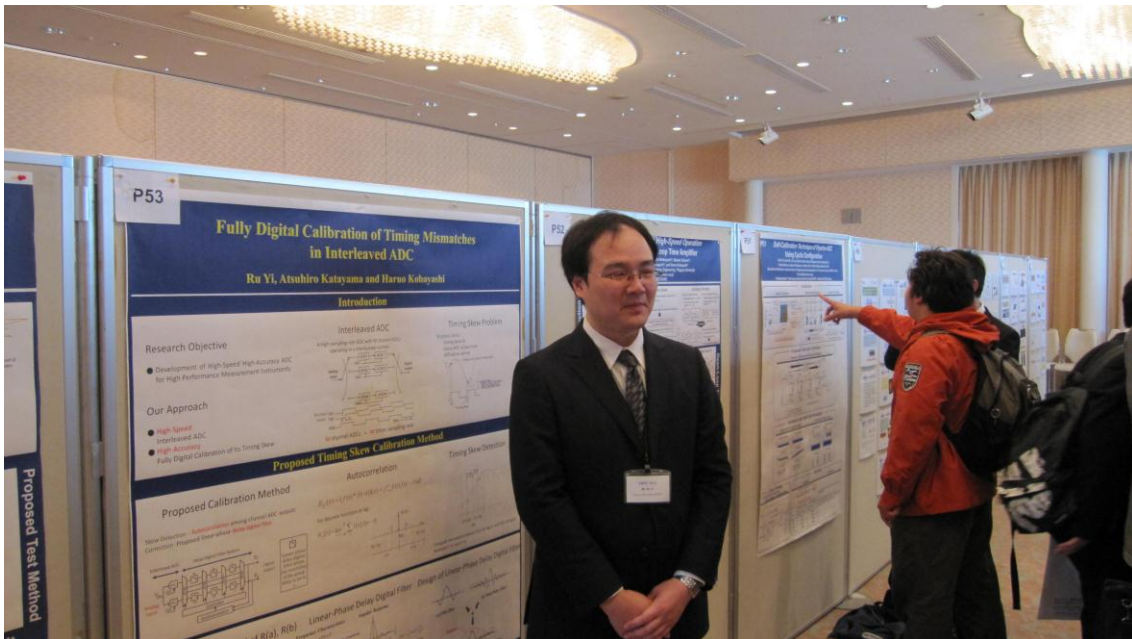




4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

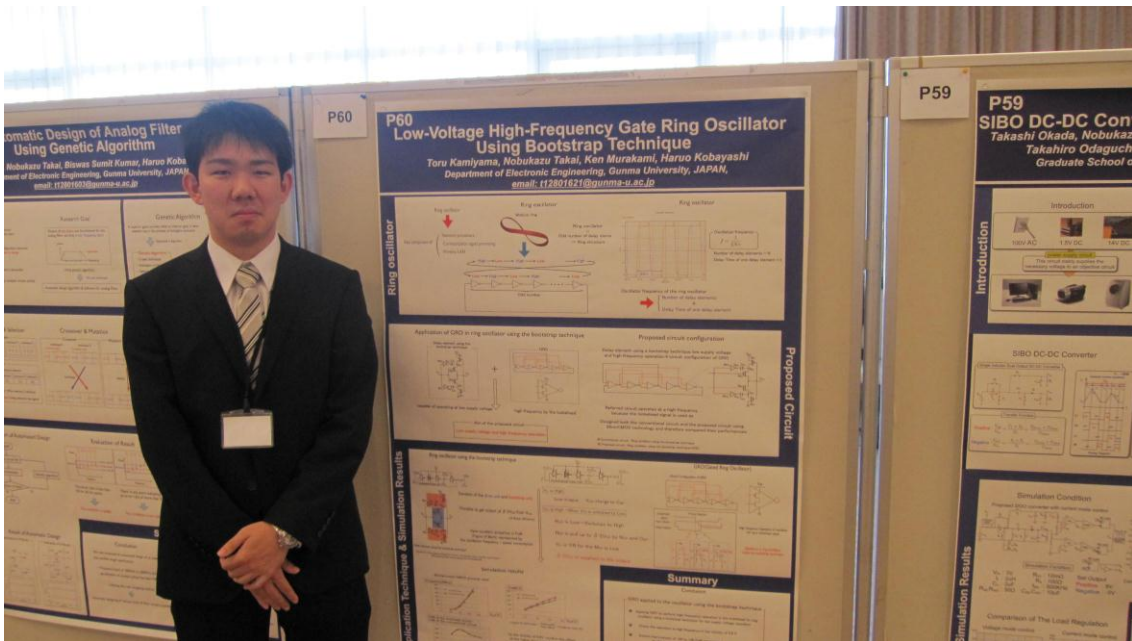


4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

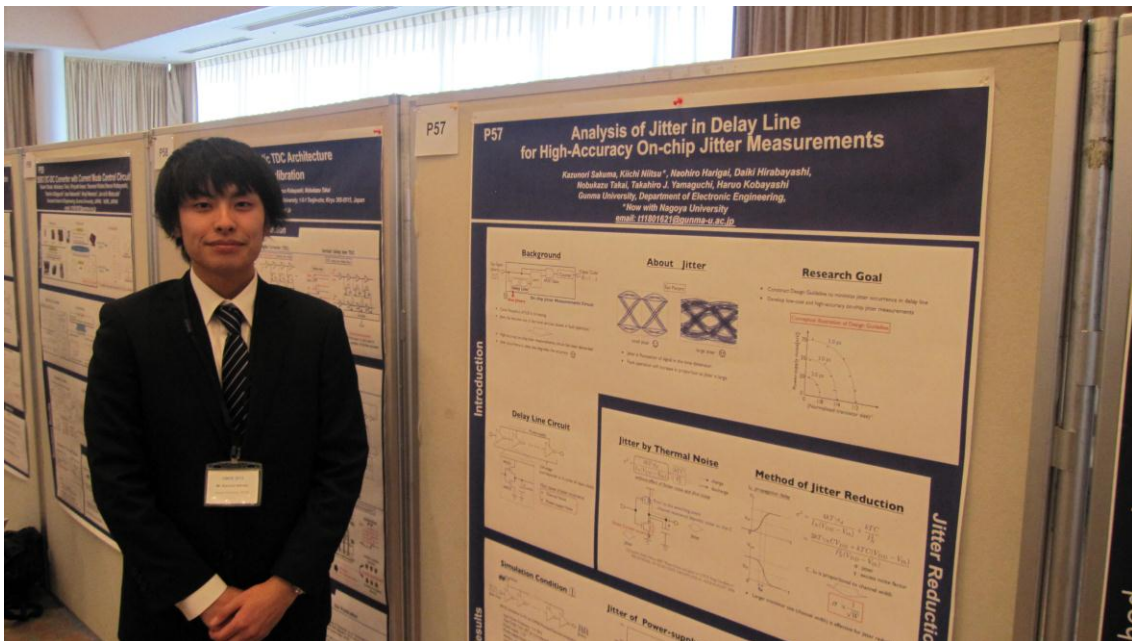
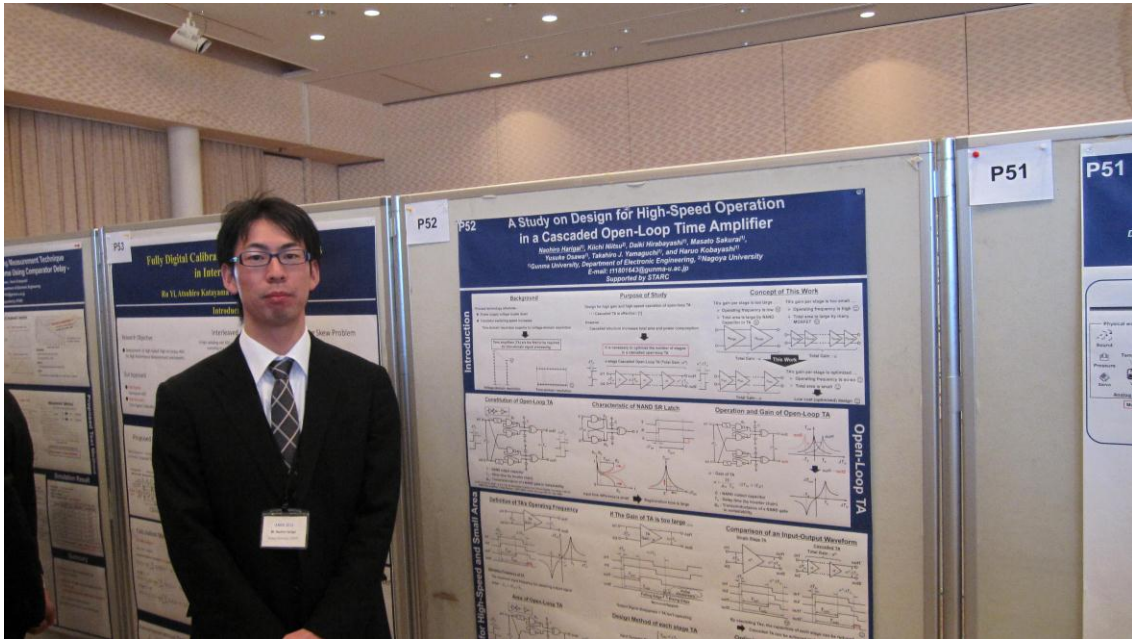




4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

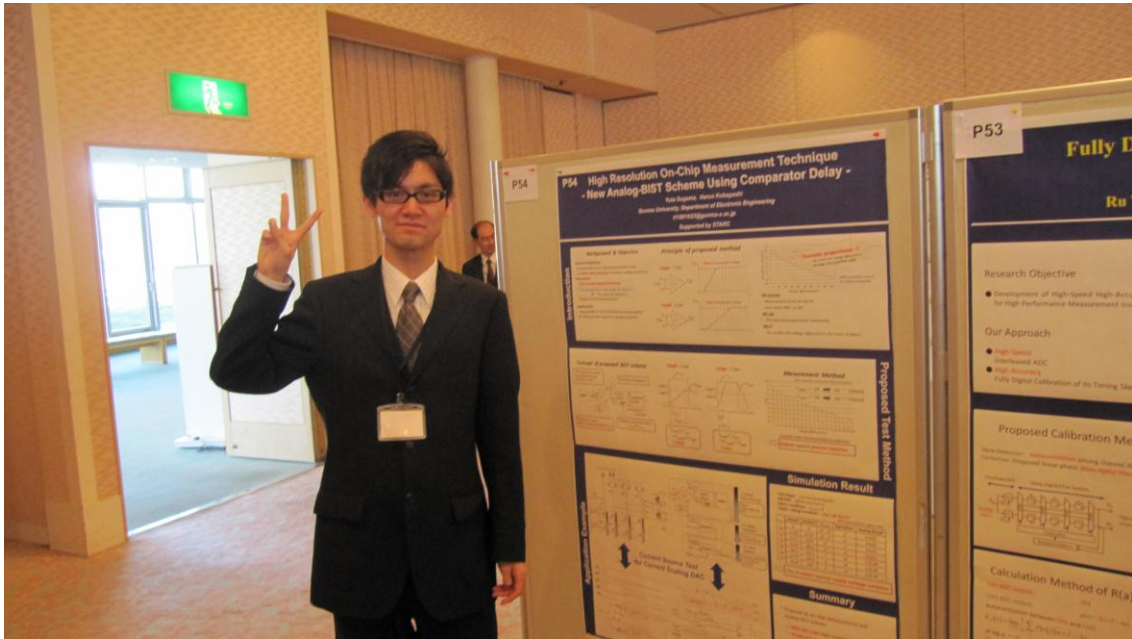


4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表





4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表



4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012) での小林・高井研究室の発表リスト

<http://www.atec.gunma-u.ac.jp/AMDE2012/>

[1] L04

“A Fully Integrated Low Input Voltage Self Starting Charge Pump Circuit for Boost Regulator Bootstrap Startup”

Zachary Nosker, Yasunori Kobori, Haruo Kobayashi, Kiichi Niitsu, Nobukazu Takai  
(Gunma University, Japan),

Takahiro Odaguchi, Isao Nakanishi (AKM Technology Corporation, Japan),

Kenji Nemoto (AKM, Japan),

Jun-ichi Matsuda (Asahi-kasei Power Devices Corporation, Japan)

[2] P51

“Self-Calibration Technique of Pipeline ADC Using Cyclic Configuration”

Yohei Tan, Daiki Oki, Yu Liu, Zachary Nosker, Haruo Kobayashi, Osamu Kobayashi, Tatsuji Matsuura, Atsuhiko Katayama, Li Quan, Ensi Li, Kiichi Niitsu, Nobukazu Takai Gunma University, Semiconductor Technology Academic Research Center (STARC), Japan

[3] P52

“A Study on Design for High-Speed Operation in a Cascaded Open-Loop Time Amplifier”

Naohiro Harigai, Kiichi Niitsu, Daiki Hirabayashi, Masato Sakurai, Yusuke Osawa,

Takahiro J. Yamaguchi, and Haruo Kobayashi

Gunma University, Nagoya University, Japan

[4] P53

Fully Digital Calibration of Timing Mismatches in Interleaved ADC

Ru Yi, Atsuhiko Katayama and Haruo Kobayashi, Gunma University, Japan

[5] P54

High Resolution On-Chip Measurement Technique

- New Analog-BIST Scheme Using Comparator Delay -

Yuta Sugama, Haruo Kobayashi Gunma University, Japan



4th International Conference on Advanced Micro-Device Engineering  
Kiryu, Japan (Dec. 7, 2012)にて 群馬大学 電気電子専攻 小林・高井研究室  
学生のポスター発表

[6] P55

Consideration of Uncertainty Principle in Sampling Circuit

Miho Arai, Isao Shimizu, Haruo Kobayashi

Gunma University, Japan

[7] P56

Self-Calibration Technique of Cyclic ADC

Yu Liu, Haruo Kobayashi, Tatsuji Matsuura, Osamu Kobayashi, Nobukazu Takai,

Kiichi Niitsu Gunma University, Semiconductor Technology Academic Research Center

[8] P57

Analysis of Jitter in Delay Line for High-Accuracy On-chip Jitter Measurements

Kazunori Sakuma, Kiichi Niitsu, Naohiro Harigai, Daiki Hirabayashi, Nobukazu Takai,

Takahiro J. Yamaguchi, Haruo Kobayashi

Gunma University, Nagoya University, Japan

[9] P58

Vernier Stochastic TDC Architecture with Self-Calibration

Yuta Doi, Satoshi Ito, Shigeyuki Nishimura, Haruo Kobayashi, Nobukazu Takai

Gunma University, Japan

[10] P59

SIBO DC-DC Converter with Current Mode Control Circuit

Takashi Okada, Nobukazu Takai, Hiroyuki Iwase, Yasunori Kobori, Haruo Kobayashi,

Takahiro Odaguchi, Isao Nakanishi, Kenji Nemoto, and Jun-ichi Matsuda

Gunma University, AKM Technology Corporation, AKM, Asahi-Kasei Power Devices Corp

[11] P60

Low-Voltage High-Frequency Gated Ring Oscillator Using Bootstrap Technique

Toru Kamiyama, Nobukazu Takai, Ken Murakami, Haruo Kobayashi

Gunma University, Japan

[12] P61

Automatic Design of Analog Filter Using Genetic Algorithm

Naoki Arai, Nobukazu Takai, Biswas Sumit Kumar, Haruo Kobayashi

Gunma University