

平成 28 年 10 月 31 日

## ICSICT2016 参加報告書

群馬大学大学院 理工学府  
理工学専攻 電子情報・数理領域  
小林研究室 博士後期課程 3 年  
築地 伸和

### 1. 参加学会名称

2016 IEEE 13<sup>th</sup> International Conference on Solid-State and Integrated Circuit Technology  
(ICSICT 2016)

### 2. 開催場所

White Horse Lake Hotel, Hangzhou, China

### 3. 開催期間

2016/10/25(Tue) – 10/28(Fri) (渡航期間は 2016/10/24(Mon) – 10/29(Sat))

### 4. 報告・感想

この度 ICSICT2016 に参加し、中国は浙江省の省都である杭州市に計 6 日間滞在した。行き帰りの移動経路は以下の通りである。

行き (10/24) : 羽田空港 → 上海虹橋空港 → (新幹線) → 杭州 → (タクシー) → ホテル

帰り (10/29) : ホテル → (バス) → 杭州駅 → (新幹線) → 上海虹橋空港 → (地下鉄) → 上海東浦空港 → 羽田空港

**有名なもの** : 杭州市には浙江大学というは中国のトップ 3 (北京大学・精華大学・浙江大学) に入る中国屈指の名門大学がある。また、杭州市には世界遺産に認定されている西湖という湖があり、湖の周辺にはたくさんの寺社仏閣があり、観光地としても有名である。最近では、2016 年 9 月の G20 が杭州市で開催されたことが記憶に新しい。

**気候** : 杭州の気候は温暖湿潤気候に属し、年間平均気温は 17°C である。滞在中の天気はほとんどの日が曇りか雨であった。

**物価** : 現地の人が使う商店では日本の物価の 1/3 ほどである。しかし、コンビニやデパートでは日本との物価の差はあまりない。タクシーの初乗りは 10 元 (約 150 円) であった。



杭州市の位置



学会会場のホテル

(Hangzhou White Horse Lake Jianguo Hotel)

ICSICT は International Conference on Solid-State and Integrated Circuit Technology の略であり、IEEE が主催する半導体集積回路とデバイス技術をテーマとした国際会議である。1986年に初めて開催し、今回の開催で13回目を迎える。本国際学会における一般論文投稿件数は計710件で、採択数は397件、採択率は56%であった。採択者における口頭発表：ポスター発表の比率は約4:6であった。本国際会議では以下のセッションが設けられた。

1. Tutorial
2. Keynote speech
3. Oral Presentation
4. Poster Presentation
5. Panel Discussion

日本から参加していた大学はほとんどが Invite による参加であり、一般採択で参加した大学としては群馬大学が最も多く、教員含め計14名で参加し、計16件の口頭発表を行った。私の主観ではあるが、中国から参加していた大学は、北京大学、復旦大学が特に多かったように思う。

私は26日17:30からS06 Analog Circuit IIのセッションにて「Derivation of Loop Gain from Output Impedances in DC-DC Buck Converter」というタイトルにて口頭発表を行った。つたない英語ながらも何とか発表を終えることはできたが、発表後の質問2件に対して適切に答えられたかは疑問が残った。質疑対策が今後の課題と感じた。幸いなことに、私の発表論文は Excellent Student Paper に選ばれ、Banquet にて表彰された。私の論文発表に価値を認めてもらい大変光栄であった。

今回初めて ICSICT に参加させていただいたが、4日間における各講演発表はどれも大変勉強になり、有意義であった。最後に、このような機会を与えていただいた小林先生、旅のサポートしていただいた石川技官に感謝の意をここに表す。

(p.1~6に撮影した写真、p.6~7に会議関連資料を掲載したのでご参照ください。)



Key note speech



Panel Discussion



Oral presentation (報告者本人)



Poster presentation





地下鉄虹橋駅



西湖のほとり



杭州行きの新幹線



西湖近くのレストラン



靈峰塔



杭州料理



靈峰塔からみた西湖



名物の東坡肉（トンポウロウ：角煮）





バス停に貼ってあった G20 の広告



大雄宝殿（靈隠寺にて）



靈隠寺



釈迦如来仏（靈隠寺にて）



布袋弥勒像（靈隠寺にて）



靈隠寺近くのお茶屋さん



石像群（靈隠寺にて）



中国のスターバックスコーヒー





ホテルの正面入り口 その1



Excellent Student Paper 授賞式



ホテルの正面入り口 その2



小林高井研参加者全員で記念撮影



学会レジストレーション



小林研から二名受賞 (右は M1 の小島氏)



Opening にて



Banquet にて

## ICSICT 2016 Technical Program Overview

Date	Time	Room 1	Room 3A	Room 3B	Room 3C	Room 5	Room 7	Room 8	VIP Room
Oct.25 Tue.	9:00-12:00	Tutorial T-1							
	13:30-17:00	Tutorial T-2,T-3							
Oct.26 Wed.	8:30-10:30	Opening & Keynote Speech Session 1 (K-1, K-2), (Ballroom, Tower 7/Tower 8)							
	10:45-12:15	Keynote Speech Session 1 (K-3, K-4), (Ballroom, Tower 7/Tower 8)							
	13:30-15:30	S01 Advanced CMOS and Emerging Devices	S03 Compound semiconduct or devices and Technology I	S05 Analog Circuits I	S07 RF Circuits and Systems I	S09 Optoelectroni c Devices & Technology I	S11 Memory I	S13 SOC	S15 Special Session on Neuromorphi c Computing
	15:45-17:45	S02 Nano CMOS and Emerging Devices I	S04 Compound semiconduct or devices and Technology II	S06 Analog Circuits II	S08 RF Circuits and Systems II	S10 Optoelectroni c Devices & Technology II	S12 Memory II	S14 EDA I	S16 MEMS Technology
	17:45-18:45	Poster Presentation (1), (Hall, Tower 7/Tower 8)							
	19:00-21:00	Reception							
Oct.27 Thur.	8:30-10:00	Keynote Speech Session 2 (K-5, K-6), (Ballroom, Tower 7/Tower 8)							
	10:15-12:15	S17 Nano CMOS and Emerging Devices II	S20 Novel Process Technologies	S23 Internet of Things I	S26 RF Circuits and Systems III	S29 2D Devices & Technologies I	S32 Advanced Process Technology I	S35 PLL and CDR	S38 New Computing Architectures and Technology I
	13:30-15:30	S18 Ge-based Devices and Technology I	S21 Advanced 3D Integration	S24 Internet of Things II	S27 CMOS Reliability I	S30 2D Devices & Technologies II	S33 Advanced Process Technology II	S36 Memory Circuits	S39 New Computing Architectures and Technology II
	15:45-17:45	S19 Ge-based Devices and Technology II	S22 Ultra High Speed Transistors	S25 Power Devices and Reliability	S28 CMOS Reliability II	S31 2D Devices & Technologies III	S34 Interconnect Technology	S37 EDA II	S40 Thin Film Transistors
	17:45-18:45	Poster Presentation (2) , (Ballroom, Tower 7/Tower 8)							
20:00-22:00	Panel Discussion, (Meeting Room 1, Tower 7/Tower 8)								
Oct.28. Fri.	8:30-10:00	Keynote Speech Session 3 (K-7, K-8), (Ballroom, Tower 7/Tower 8)							
	10:15-12:15	S41 Nano CMOS and Emerging Devices III	S44 FPGA	S47 Signal Processing	S50 Device Simulation & Modeling I	S53 2D Devices & Technologies IV	S56 Memory III	S59 High-Performanc e Data Converters I	S62 Analog Circuits III
	13:30-15:30	S42 Sensors I	S45 Low-Power Nyquist ADCs	S48 System-Level Modeling & Simulation/Veri fication	S51 Device Simulation & Modeling II	S54 Physical Design	S57 Memory IV	S60 High-Performanc e Data Converters II	S63 Analog Circuits IV
	15:45-17:45	S43 Sensors II	Session46	S49 Special Session on Internet of Things	Session52	Session55	Session58	Session61	Session64
19:00-21:00	Closing Banquet								



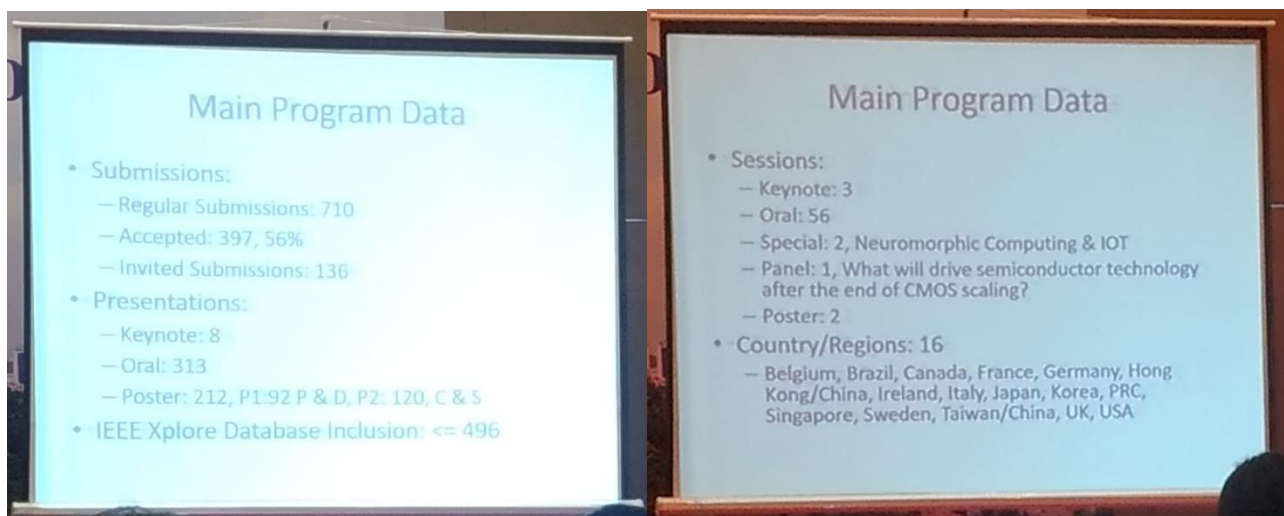
**ICSICT-2016**  
2016 IEEE 13<sup>th</sup> International Conference on Solid-State and Integrated Circuit Technology  
Oct. 25- Oct.28, 2016  
White Horse Lake Jianguo Hotel, Hangzhou, China

Home  
Scope NEW  
Committee  
Venue  
Keynote Speeches NEW  
Paper Format  
Paper Submission & Review  
IEEE Copyright Form  
Presentation Information  
Excellent Student Papers NEW

### Welcome

The ICSICT-2016 conference is the 13th in the series aiming to provide an international forum for the presentation and discussion of recent advances in solid-state and integrated circuit technology. The conference will be held on Oct.25-28, 2016 in Hangzhou, China. All aspects of solid-state devices, circuits, processing technologies, materials and other related research are within the scope of the conference. The three days of contributed and invited presentations on the latest developments in diverse fields given in oral and poster sessions, panel discussions on leading edge technology issues, and other activities will provide extensive opportunities for technical information exchange as well as a stimulating environment for mutual communication among participants. An exhibition of equipment and materials for solid state and integrated circuit technologies will be held concurrently with the conference. In addition, there will be discussions devoted to opportunities for cooperation and joint ventures in the microelectronics business in China. Excellent Student Paper Award will be presented at the closing of the conference.

### 論文投稿件数情報 (Opening より)



一般論文投稿件数:710 件

採択件数 : 397 件(採択率 : 56%)

招待論文投稿件数 : 136 件

口頭発表件数 : 313 件

ポスター発表件数 : 212 件

論文採択後の口頭とポスターの割合は約 4:6 ぐらい。