

# 表彰状

シミュレーションの部  
消費電力・出力抵抗・入力換算雑音・利得帯域幅積  
・位相余裕部門

三位 吉澤慧 殿

あなたは「平成28年演算増幅器設計コンテスト」において頭書の賞に選ばれました

今後アナログ回路設計の分野で活躍されることを期待しここにこれを表彰します

平成28年12月9日

一般社団法人 応用科学学会

会長 藤井 信生

